



ไทรสเตอร์  
(Thyristor)

2.1 คำนำ

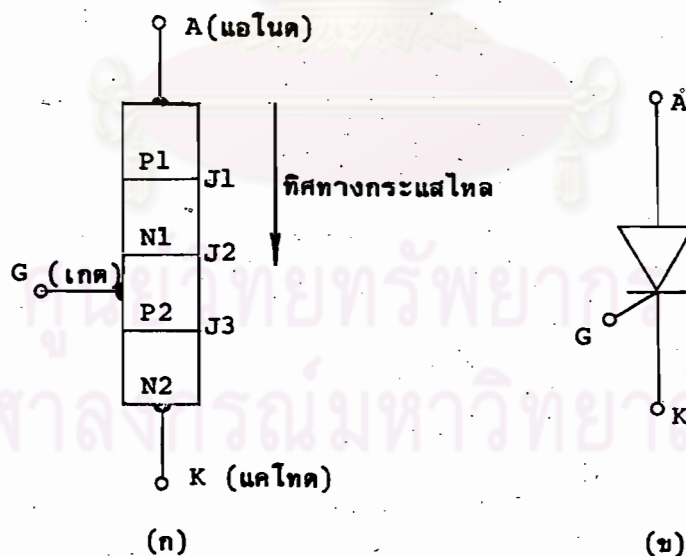
ไทรสเตอร์เป็นอุปกรณ์เซมิคอนดักเตอร์ ทำหน้าที่เป็นสวิตซ์อิเล็กทรอนิกส์ที่สามารถปิดวงจรให้กระแสไหลได้ทิศทางเดียว และทำให้หยุดนำกระแสได้ด้วยวงจรรภายนอก ในช่วงการทำงานของไทรสเตอร์ จะไม่มีส่วนหนึ่งส่วนใดเคลื่อนไหวทำให้อายุการใช้งานของไทรสเตอร์ยาวนาน ไทรสเตอร์มีข้อดีที่มีน้ำหนักเบา ทำงานโดยไม่มีเสียงรบกวน ทนทานต่ออุณหภูมิหนาวเย็น ทำงานได้ทุกระดับความสูง สามารถเริ่มทำงานได้ทันทีทันใด จากการที่ได้มีการพัฒนาไทรสเตอร์ให้มีขนาดต่าง ๆ ทำให้อุตสาหกรรมทุกประเภทนำเอาไทรสเตอร์ไปใช้ควบคุมกำลังไฟฟ้าและการเปลี่ยนรูปพลังงานไฟฟ้า ไทรสเตอร์ได้ถูกนำไปใช้ประโยชน์ในด้านควบคุมความเร็ว ดีซี. และ เอซี. มอเตอร์ การควบคุมความสว่าง การควบคุมอุณหภูมิ แหล่งจ่ายไฟฉุกเฉิน และในวงจรอินเวอร์เตอร์จะใช้ไทรสเตอร์เป็นอุปกรณ์หลักในการสวิตซ์ซิ่ง เพื่อให้ได้แรงดันกระแสไฟออกเป็นรูปคลื่นสี่เหลี่ยมเพื่อนำไปใช้งาน ไทรสเตอร์มีข้อเสียที่มีแรงดันตกคร่อมตัวมันเอง ทำให้เกิดกำลังสูญเสียและการทำให้ไทรสเตอร์หยุดนำกระแสเป็นสิ่งที่ยุ่งยาก

ในบทนี้จะขอกล่าวถึง หลักการทำงาน และคุณสมบัติของไทรสเตอร์ เพื่อเป็นแนวทางในการเลือกใช้ไทรสเตอร์และการควบคุมให้ไทรสเตอร์ทำงานตามที่ต้องการ

2.2 ไทรสเตอร์<sup>(1)</sup>

ไทรสเตอร์หรือเอส. ซี. อาร์ (Thyristor or Silicon control Rectifier) เป็นอุปกรณ์เซมิคอนดักเตอร์ที่ผลิตขึ้นจากสารกึ่งตัวนำแบบพีและ

แบบเอ็นเรียงสลับกันเป็นชั้น ๆ สี่ชั้นทำให้เกิดรอยต่อพีเอ็นสามรอยต่อและมีสามขั้วคือ แอนโนด (Anode) แคโทด (Cathode) และเกต (Gate) ดังรูปที่ 2.1 ไทริสเตอร์ทำหน้าที่เป็นสวิตช์อิเล็กทรอนิกส์สามารถนำกระแสได้ทิศทางเดียวโดยกระแสไฟฟ้าจะไหลจากขั้วแอนโนดไปยังขั้วแคโทด<sup>(1)</sup> เมื่อได้รับสัญญาณจุดจนวนที่ขาเกต ในช่วงการทำงานของไทริสเตอร์จะไม่มีส่วนหนึ่งส่วนใดเคลื่อนไหวทำให้อายุการใช้งานของไทริสเตอร์ยาวนาน ไทริสเตอร์มีข้อดีที่มีน้ำหนักเบา ทำงานไว้วางใจได้ การบำรุงรักษาน้อย สามารถเริ่มทำงานได้ทันทีทันใดอย่างไรก็ตาม ไทริสเตอร์ก็มีข้อเสียหลายประการคือเมื่อไทริสเตอร์นำกระแสจะมีแรงดันตกคร่อม ไทริสเตอร์ในทิสเฟอร์เวิร์ด ประมาณ 1.5 โวลต์ ทำให้เกิดกำลังสูญเสียภายในตัว ไทริสเตอร์ก่อให้เกิดความร้อนจึงจำเป็นต้องมีการระบายความร้อนอย่างมีประสิทธิภาพ และต้องออกแบบวงจรป้องกันแรงดันเปลี่ยนแปลงชั่วคราวด้วย นอกจากนี้เมื่อไทริสเตอร์นำกระแสแล้ว การที่จะทำให้ไทริสเตอร์หยุดนำกระแสเป็นสิ่งยุ่งยาก



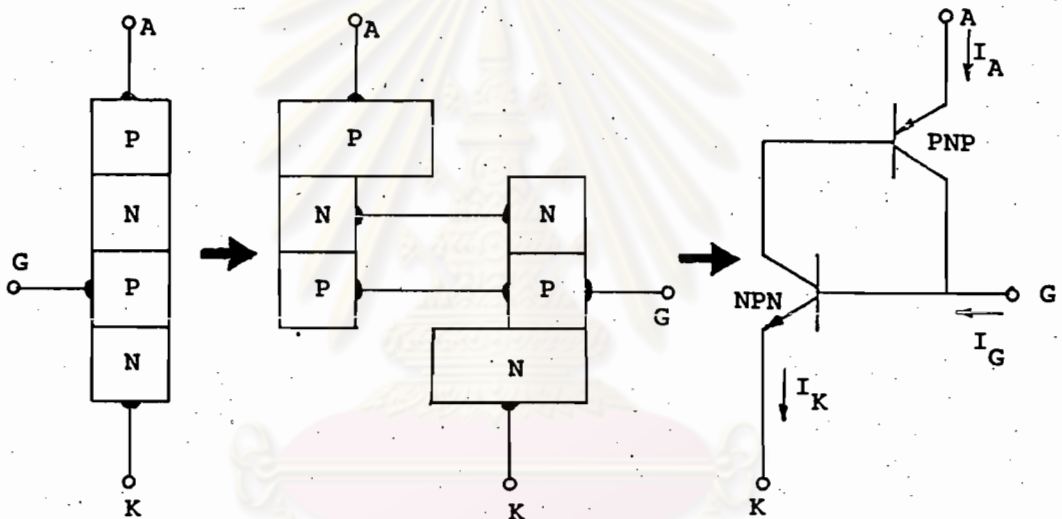
รูปที่ 2.1 ก) โครงสร้างของไทริสเตอร์

ข) สัญลักษณ์ของไทริสเตอร์

## 2.3 หลักการทำงานและลักษณะสมบัติของไทรซิสเตอร์

### 2.3.1 หลักการทำงาน

การทำงานของไทรซิสเตอร์สามารถอธิบายได้โดยอาศัยทฤษฎีของรอยต่อพีเอ็นหรือโดยอาศัยวงจรมูลฐานทรานซิสเตอร์<sup>(1)</sup> ในที่นี้จะขอกล่าวเฉพาะวิธีหลังวิธีเดียวคือ ให้ไทรซิสเตอร์มีโมเดลเป็นทรานซิสเตอร์ โดยให้ชั้นพีเอ็นพีเอ็นของไทรซิสเตอร์ถูกแบ่งออกเป็นทรานซิสเตอร์เอ็นพีเอ็น และ พีเอ็นพีสองตัวต่อกันด้วยวิธีการป้อนกลับค่าบวก ดังแสดงในรูปที่ 2.2



รูปที่ 2.2 โมเดลไทรซิสเตอร์แบบวงจรมูลฐานทรานซิสเตอร์ต่อกันแบบป้อนกลับค่าบวก

เมื่อป้อนแรงดันให้กับไทรซิสเตอร์ในทิศทางฟอร์เวิร์ดโดยขั้วแอโนดต่อกับขั้วบวกและขั้วแคโทดต่อกับขั้วลบของแหล่งจ่ายกระแสไฟตรง ทรานซิสเตอร์ทั้งสองจะมีแรงดัน เข้าไปเลี้ยงอิมิตเตอร์ (Emitter) และคอลเล็คเตอร์ (Collector) ในทิศทาง ฟอร์เวิร์ดแต่ทรานซิสเตอร์ทั้งสองยังอยู่ในสภาวะไม่นำกระแส ต่อมาเมื่อเพิ่มแรงดันแอโนดถึงค่าแรงดันพังข้าม  $V_{Bo}$  (Breakover Voltage) คอลเล็คเตอร์ ของทรานซิสเตอร์เอ็นพีเอ็นตัวล่างซึ่งมีศักย์ลบปรากฏอยู่จะเข้าไปกระตุ้นเบส (Base) ของทรานซิสเตอร์พีเอ็นพีด้านบน ทำให้เกิดการ

น้ำกระแสตั้งนั้นคอลเล็กเตอร์ของทรานซิสเตอร์ตัวบน จะมีศักย์บวกปรากฏสูงขึ้น และส่งเข้ากระตุ่นเบสของทรานซิสเตอร์ตัวล่าง ให้น้ำกระแสมากขึ้นคอลเล็กเตอร์ของทรานซิสเตอร์ตัวล่างก็จะมีศักย์ลบปรากฏมากขึ้น และเข้ากระตุ่นเบสของทรานซิสเตอร์ตัวบนให้น้ำกระแสมากขึ้น ซึ่งผลอันนี้จะวนมากระตุ่นทรานซิสเตอร์ตัวล่างอีก กระบวนการนี้เป็นการป้อนกลับค่าบวก ซึ่งผลสุดท้ายจะทำให้ทรานซิสเตอร์ทั้งสองน้ำกระแสอยู่ในสภาวะอิ่มตัว และมีกระแสแอนโอดของทรานซิสเตอร์ไหลได้สูงมาก ทำให้ทรานซิสเตอร์จะอยู่ในสภาวะน้ำกระแส ถ้าต้องการให้ทรานซิสเตอร์เปลี่ยนสภาวะน้ำกระแสกลับเข้าสู่สภาวะหยุดน้ำกระแส ก็โดยการลดขนาดกระแสแอนโอด  $I_A$  ลงให้ต่ำกว่ากระแสโฮลดิ้ง  $I_H$  (Holding Current) ในขณะที่กระแสเกด  $I_G$  มีค่าเท่ากับศูนย์ กระแสคอลเล็กเตอร์ของทรานซิสเตอร์ตัวบนจะลดต่ำลงมากไม่พอที่จะไปกระตุ่นให้เบสของทรานซิสเตอร์ตัวล่างให้น้ำกระแสต่อไปได้ ศักย์ที่คอลเล็กเตอร์ของทรานซิสเตอร์ตัวล่างก็จะลดน้อยลงมากไม่พอที่จะไปกระตุ่นเบสของทรานซิสเตอร์ตัวบนให้น้ำกระแสต่อไปอีกได้ ทรานซิสเตอร์ทั้งสองก็จะหยุดกระแส ดังนั้นทรานซิสเตอร์จึงเปลี่ยนสถานะกลับเข้าสู่สภาวะหยุดน้ำกระแส

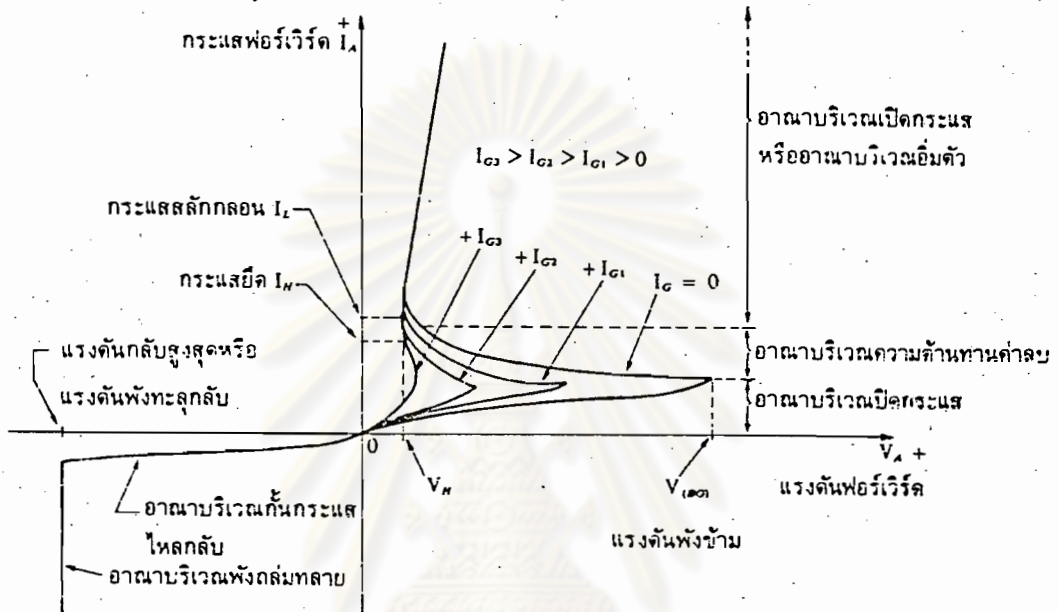
ถ้าป้อนแรงดันแอนโอดเป็นลบเทียบกับแคโทดของทรานซิสเตอร์ จะทำให้ทรานซิสเตอร์ทั้งสองต่ออยู่ในสภาวะไบแอสกลับ (Reverse Bias) จึงมีกระแสแอนโอดไหลได้น้อยมาก เมื่อเพิ่มแรงดันแอนโอดค่าลบให้สูงมาก ๆ จะทำให้ทรานซิสเตอร์ทั้งสองตัวพังทะลุได้ ก่อให้เกิดกระแสแอนโอดไหลได้สูงมากและทำให้ทรานซิสเตอร์ทั้งสองเสียหาย

### 2.3.2 ลักษณะคุณสมบัติของทรานซิสเตอร์

ทรานซิสเตอร์สามารถทำงานได้สองสภาวะ คือสภาวะน้ำกระแสและสภาวะไม่น้ำกระแส ดังแสดงในรูปที่ 2.3

เมื่อป้อนแรงดันกลับทาง (Reverse Voltage) ให้กับทรานซิสเตอร์ จะได้เส้นโค้ง คุณสมบัติของทรานซิสเตอร์เหมือนกับของไดโอด ซึ่งจะมีกระแสรั่วไหลกลับ

ทาง (Reverse Leakage Current) เล็กน้อยอยู่ค่าหนึ่ง จะมีค่ามากขึ้นเมื่อแรงดันกลับทางมีค่าเพิ่มขึ้น และมีค่าอย่างมากเมื่อแรงดันกลับทางมีค่ามากกว่าค่าแรงดันพังทะลุกลับ (Reverse Breakdown Voltage) เมื่อป้อนแรงดันฟอร์เวิร์ด ให้



รูปที่ 2.3 ลักษณะคุณสมบัติของแรงดันและกระแสของไทรซิสเตอร์

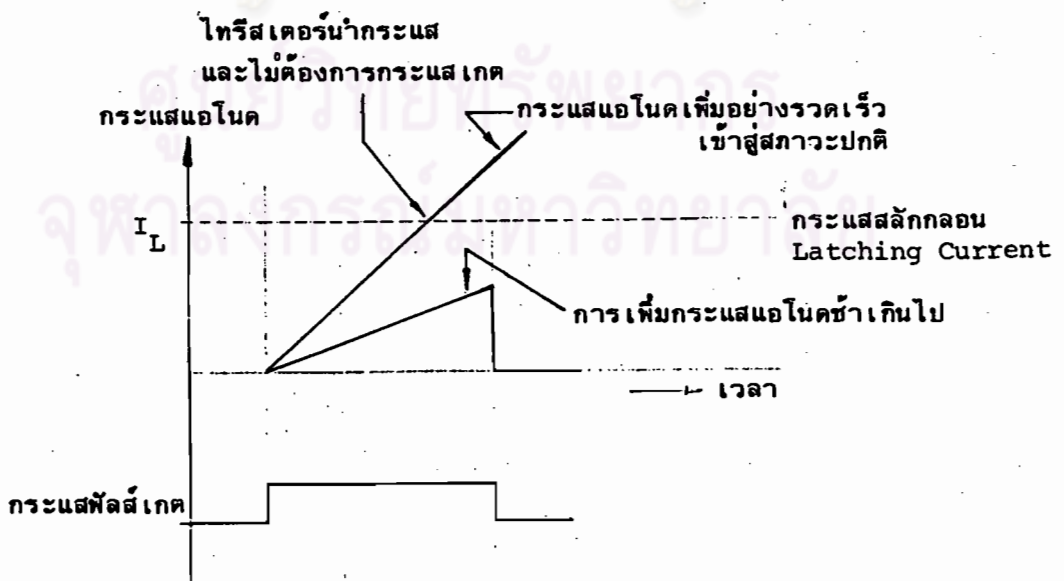
แก่ไทรซิสเตอร์ ขณะที่กระแสเกตมีค่าเป็นศูนย์ จะมีกระแสรั่วในทิศทางฟอร์เวิร์ด (Forward Leakage Current) เล็กน้อย แต่เมื่อเพิ่มแรงดันฟอร์เวิร์ดมากขึ้น ถึงค่าแรงดันพังข้าม  $V_{BO}$  (Breakover Voltage) จะทำให้ไทรซิสเตอร์เปลี่ยนสถานะเข้าสู่สภาวะนำกระแสได้เอง โดยต้องการเวลาชั่วครู่หนึ่ง ซึ่งเรียกว่า "เวลาเปิดกระแส" (Turn-on Time) และเมื่อลดแรงดันที่ป้อนให้แก่ไทรซิสเตอร์ลงจนทำให้กระแสแอนโอดมีค่าเท่ากับกระแสยึด  $I_H$  (Holding Current) ซึ่งเป็นกระแสน้อยที่สุดที่ไทรซิสเตอร์จะอยู่ในสภาวะนำกระแสได้ ช่วงนี้เป็นช่วงที่ไทรซิสเตอร์กำลังจะเปลี่ยนสถานะจากสภาวะนำกระแสไปสู่สภาวะหยุดนำกระแส ในขณะที่กระแสเกต  $I_G = 0$  เมื่อลดกระแสแอนโอด  $I_A$  ให้ต่ำกว่ากระแสยึด  $I_H$  ไทรซิสเตอร์จะหยุดนำกระแสการเปลี่ยนสภาวะนี้ต้องการเวลาชั่วครู่หนึ่ง เรียกว่า "เวลาปิดกระแส" (Turn-off Time ;  $t_g$ ) กระแสเกต  $I_G$  มีอิทธิพลมากในการทำให้ไทรซิสเตอร์



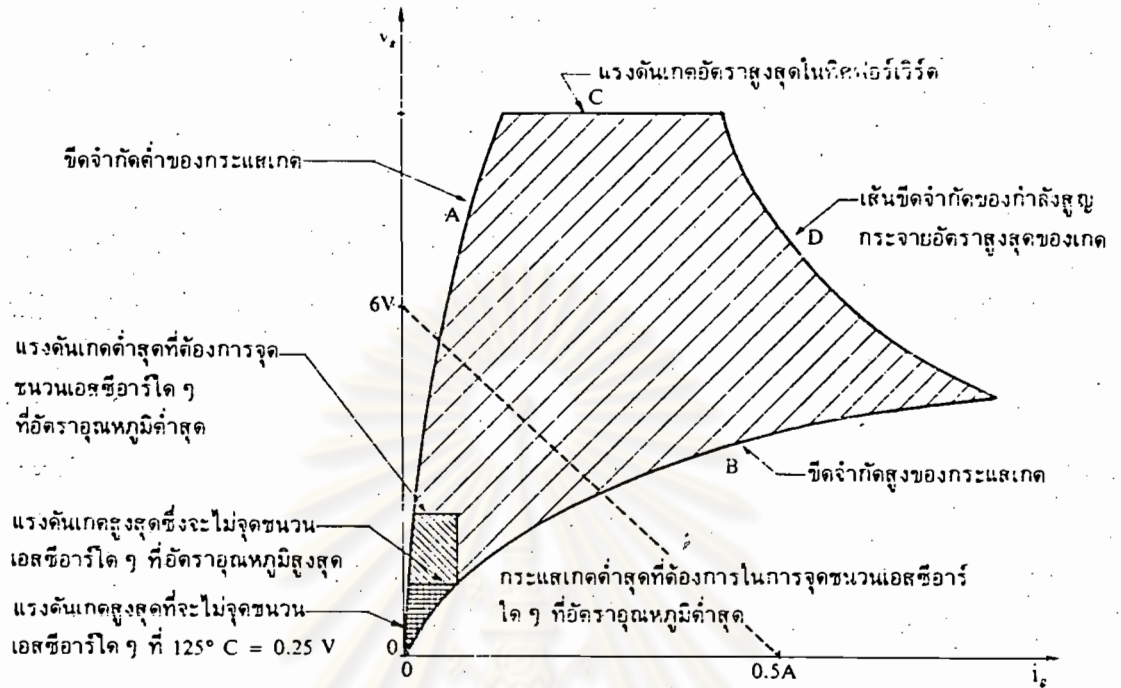
เปลี่ยนสภาวะจากสภาวะไม่นำกระแสเข้าสู่สภาวะนำกระแสได้ง่ายขึ้น โดยไม่ต้องให้แรงดันแอมโตน  $V_A$  สูงมาก

#### 2.4 การจุดชนวนไทรซิสเตอร์

ไทรซิสเตอร์สามารถเปลี่ยนสภาวะไม่นำกระแสเข้าสู่สภาวะนำกระแสได้ โดยอาศัยกระบวนการป้อนกลับค่าบวกที่เกิดขึ้นในตัวไทรซิสเตอร์ สามารถควบคุมกระบวนการนี้ให้เกิดขึ้น โดยการป้อนแรงดันค่าบวกเข้าที่ขั้วเกตเทียบกับขั้วแคโทดของไทรซิสเตอร์ จะทำให้มีกระแสเกตพุ่งเข้าเบสของทรานซิสเตอร์ เอ็นพีเอ็น ดังรูป 2.2 เป็นผลให้เกิดกระบวนการป้อนกลับค่าบวก ไทรซิสเตอร์ก็จะนำกระแสได้ วิธีนี้เป็นวิธีที่นิยมใช้ในการจุดชนวนให้ไทรซิสเตอร์นำกระแสทั่ว ๆ ไป การจุดชนวนโดยการป้อนกระแสเกตต้องให้เป็นพัลส์ที่มีส้นหน้าสูงชัน และพัลส์ต้องกว้างพอ เพื่อให้กระแสแอมโตนมีค่ามากกว่ากระแสสลักกลอน  $I_L$  (Latching Current) ดังรูปที่ 2.4 ความสัมพันธ์ระหว่างแรงดันและกระแสของเกตแสดงได้ดังรูปที่ 2.5 บริเวณที่แสดงด้วยเส้นแฉงาห่าง ๆ เป็นบริเวณตำแหน่งของการจุดชนวนที่ใช้ได้ดีและทำงานเชื่อถือได้และถ้าตำแหน่งจุดชนวนอยู่ในส่วนล่างซ้ายมือจะเป็นจุดที่เหมาะสมในการใช้งานมากที่สุด



รูปที่ 2.4 แสดงความสัมพันธ์ระหว่างกระแสแอมโตนกับกระแสสลักกลอน



รูปที่ 2.5 แสดงลักษณะคุณสมบัติของแรงดันและกระแสของ แกต

## 2.5 การนำกระแสและการหยุดนำกระแสของ ไทริสเตอร์

เมื่อป้อนแรงดันค่าบวกเข้าที่แกตเทียบกับขั้วแคโทดของ ไทริสเตอร์ ขณะที่มีความแรงดันฟอร์เวิร์ดป้อนให้แก่ ไทริสเตอร์ ไทริสเตอร์จะไม่นำกระแสทันที แต่จะใช้เวลาชั่วครู่หนึ่งจึงจะนำกระแสตามปกติ ช่วงเวลานี้เรียกว่า "เวลานำกระแส" (Turn-on Time ;  $t_{on}$ ) โดยทั่วไปจะมีค่าอยู่ระหว่าง 1-3 us การที่ต้องใช้เวลาช่วงนำกระแสเนื่องจากการนำกระแสจะเริ่มขึ้นจากบริเวณเล็ก ๆ ของชั้นที่แกตเชื่อมติดอยู่แล้วแพร่ขยายออกไปทั่วทั้งบริเวณ ดังนั้นช่วงเริ่มนำกระแส แกตจะมีความหนาแน่นสูงมากและถ้าอัตราการเพิ่มของกระแส  $di/dt$  มีค่าสูงมากจะก่อให้เกิดความร้อนที่บริเวณเล็ก ๆ ที่นำกระแส นั้น ทำให้ ไทริสเตอร์เสียหายได้เมื่อ ไทริสเตอร์นำกระแสแล้วจะมีความแรงดันคร่อม ไทริสเตอร์ อยู่ประมาณ 1-1.5 โวลต์ แกตที่ไหลผ่าน ไทริสเตอร์ จะถูกจำกัดด้วยความต้านทานภายนอกการที่จะให้ ไทริสเตอร์หยุดนำกระแสทำได้ 3 วิธี<sup>(๑)</sup> คือ.-

ก. ลดกระแสแอนโตนลงให้ต่ำกว่ากระแสยึด  $I_H$  (Holding Current) โดยการเปิดสวิตช์วงจรของไทรสเตอร์ทำในกระแสแอนโตนหยุดไหล

ข. ป้อนแรงดันกลับขั้วให้แก่ไทรสเตอร์ (Reverse Bias) โดยแคโทดมีแรงดันเป็นบวกเมื่อเทียบกับขั้วแอนโตน จะกระตุ้นให้กระแสแอนโตนลดลงต่ำกว่ากระแสยึด เช่น การต่อไทรสเตอร์ในวงจรไฟฟ้ากระแสสลับทุก ๆ ครึ่งไซเคิลไทรสเตอร์จะถูกป้อนแรงดันกลับขั้ว ทำให้กระแสแอนโตนต่ำลงกว่ากระแสยึด

ค. เพิ่มกระแสยึด  $I_H$  (Holding Current) ให้สูงกว่ากระแสแอนโตน โดยการป้อนแรงดันลบที่ขั้วเกตเมื่อเทียบกับขั้วแคโทด Gate Turn-off Thyristor จะทำให้ไทรสเตอร์หยุดนำกระแสได้

การหยุดนำกระแสของไทรสเตอร์จะใช้เวลาชั่วครู่หนึ่ง เพื่อให้ประจุในช่วงรอยต่อของไทรสเตอร์คืนตัวสู่สภาพปกติ เรียกช่วงเวลานี้ว่า "เวลาหยุดนำกระแส" เนื่องจากมีผลต่อวงจรคอมมิวเตต เวลาหยุดนำกระแสของไทรสเตอร์มีค่าตั้งแต่ 10 us - 200 us

การนำไทรสเตอร์มาใช้ควบคุมกำลังไฟฟ้า จะต้องเลือกขนาดให้เหมาะสมสามารถทนทานต่อแรงดันฟอร์เวิร์ด แรงดันรีเวิร์ดแบบซ้ำซากและไม่ซ้ำซากได้และทนทานต่อกระแสไหลคได้

## 2.6 การคอมมิวเตตไทรสเตอร์ด้วยวิธีบีบบังคับ<sup>(1)</sup>

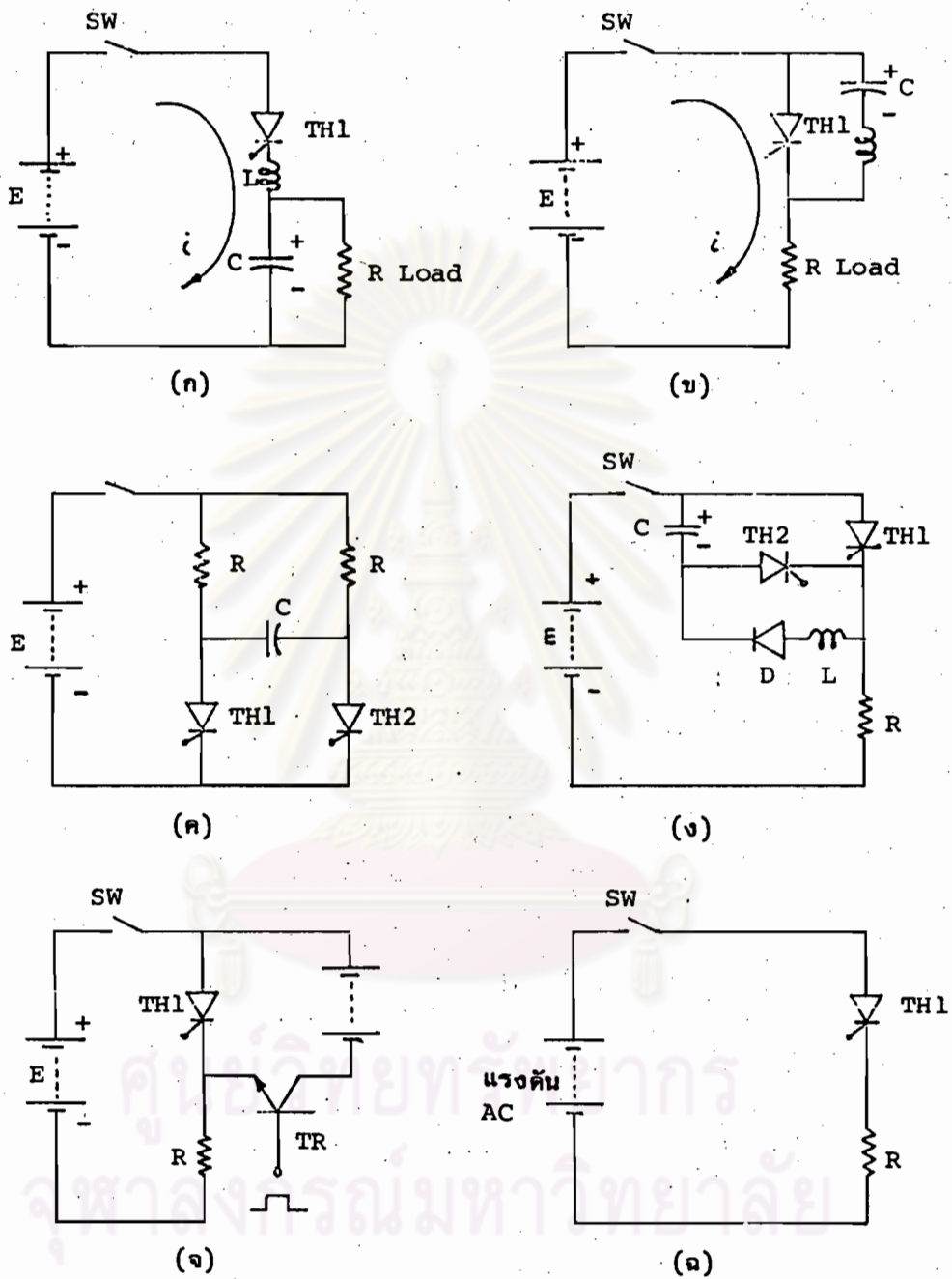
โดยอาศัยประจุจำนวนมากที่เก็บไว้บนตัวเก็บประจุ เมื่อถึงเวลาที่ต้องการให้ไทรสเตอร์หยุดนำกระแส ก็ใช้วิธีการของอิเล็กทรอนิกส์เข้าบังคับให้ตัวเก็บประจุถ่ายประจุผ่านไทรสเตอร์ในทิศทางกลับทางอย่างรวดเร็วเป็นกระแสอิมพัลส์ (Impulse) เมื่อกระแสอิมพัลส์นี้มีค่าใหญ่กว่ากระแสแอนโตนในทิศทางฟอร์เวิร์ดแล้ว ไทรสเตอร์ก็จะหยุดนำกระแสลง วิธีนี้ให้เวลาหยุดนำกระแสสั้นมาก เป็นวิธีที่นิยมใช้กับกรณีที่แหล่งจ่ายไฟเลี้ยงวงจรเป็นไฟฟ้ากระแสตรง วิธีการคอมมิวเตตไทรสเตอร์ด้วยวิธีบีบบังคับแบ่งออกได้ 6 คลาส ดังนี้.



- ก. คลาส A การคอมมิวเตตตัวเองโดยการเรโซแนนซ์ของโหลด
- ข. คลาส B การคอมมิวเตตตัวเองโดยใช้วงจร LC
- ค. คลาส C C หรือ LC ถูกสวิตช์เข้าต่อกับทรานซิสเตอร์ด้วยทรานซิสเตอร์อีกตัวหนึ่งซึ่งต่างผลัดกันรับโหลด
- ง. คลาส D C หรือ LC ถูกสวิตช์เข้าต่อกับทรานซิสเตอร์โดยอาศัยทรานซิสเตอร์ช่วย
- จ. คลาส E การคอมมิวเตตโดยใช้แหล่งจ่ายพัลส์จากภายนอก
- ฉ. คลาส F การคอมมิวเตตด้วยแรงดันของไฟฟ้ากระแสสลับ



ศูนย์วิทยทรัพยากร  
จุฬาลงกรณ์มหาวิทยาลัย



รูปที่ 2.1 วงจรการคอมมิวเตตไทรส์เตอร์ด้วยวิธีการบังคับของวงจรชอปเปอร์  
แบบต่าง ๆ

ก. วงจร คลาส A

ข. วงจร คลาส B

ค. วงจร คลาส C

ง. วงจร คลาส D

จ. วงจร คลาส E

ฉ. วงจร คลาส F