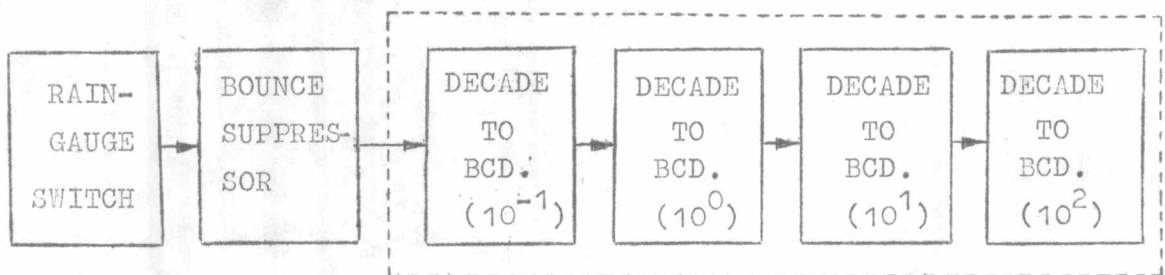


การออกแบบวงจรในเครื่องรายงานปริมาณน้ำฝน

การออกแบบวงจรนับ(Counter) ปริมาณน้ำฝน

อาศัยการทำงานของรีดสวิตช์ในเครื่องวัดปริมาณน้ำฝนแบบด้วยกระดก ซึ่งจะทำงานทุก ๆ ครั้งที่อยู่ด้วยกระดกหนึ่งขนาด ๐.๑ นิ้วออกไป นั้น นำมาเข้าวงจรนับ (Counter) ซึ่งจะนับจำนวนครั้งที่รีดสวิตช์ทำงาน บันทึกปริมาณน้ำฝนตั้งแต่ ๐.๑ นิ้วจนถึง ๙๙๙.๙ นิ้ว แล้วเริ่ม Reset ใหม่ด้วยตัวเอง เป็นการทำงานของวงจรมับแบบ Decade Counter Input ของวงจรมับ Decade Counter จะต้องมีวงจร Bounce Suppressor เพื่อขจัด Noise ที่เกิดจากการแตะจากของรีดสวิตช์ ซึ่งจะใช้เวลาประมาณ ๑๐๐ ms. แผนผังของวงจรมับแสดงในรูป ๓.๑

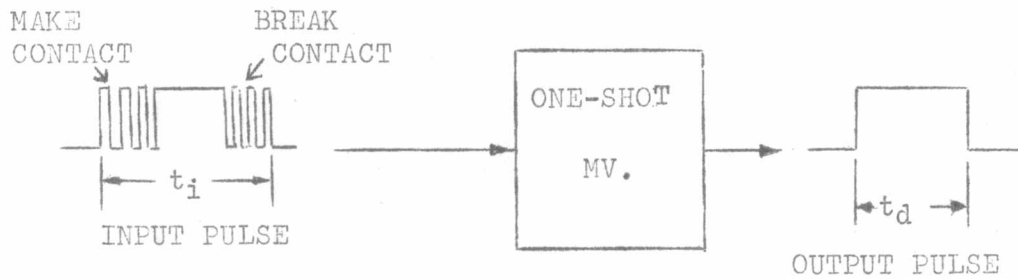


รูปที่ ๓.๑ แผนผังของวงจรมับ(Counter) ปริมาณน้ำฝน

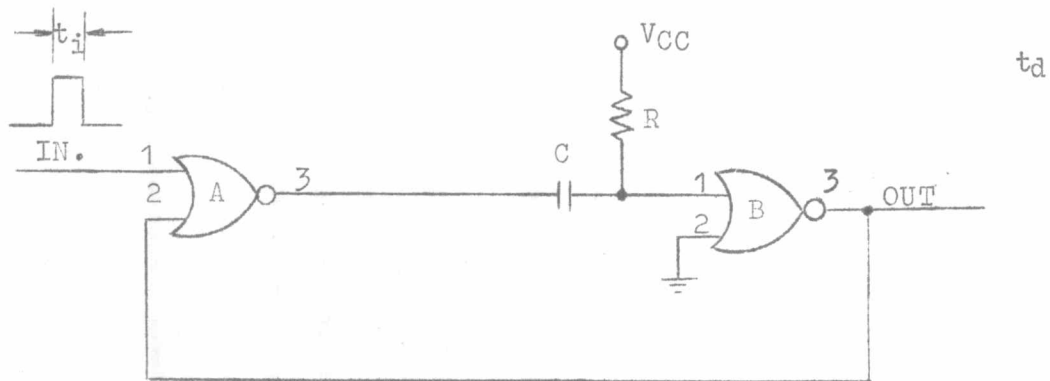
เนื่องจากสถานีตรวจวัดไม่มีพนักงานดูแล และไม่มีแหล่งจ่ายกำลังอื่น ๆ ดังนั้น แหล่งจ่ายกำลังงานจึงได้จากแบตเตอรี่เพียงอย่างเดียว การออกแบบวงจรมับจะต้องเป็นอุปกรณ์ที่ให้การสูญเสียกำลังงานน้อยที่สุด และให้มีขนาดเล็กที่สุด การเลือกใช้อุปกรณ์ในเครื่องจึงใช้ Integrated Circuits ประเภท CMOS ซึ่งให้การสูญเสียกำลังงานน้อยกว่า IC ชนิดอื่น ๆ มาก (เป็น nW หรือ  $\mu$ W )

ก. การออกแบบวงจร Bounce Suppressor

วงจร Bounce Suppressor เป็นวงจรที่จะป้องกัน Noise ที่เกิดจากการ Make และ Brake Contact จาก Rain Gauge Switch Output ที่ได้จะเป็น Pulse ที่สามารถนำไปป้อนเข้าสู่ตัวนับ (Counter) ได้โดยไม่มีกรรบกวนและผิดพลาด วงจรนี้ทำได้โดยใช้ Mono Stable Multivibrator แบบ One Shot ซึ่งสามารถตั้งขนาดเวลาของ Pulse Width ที่ Output ได้โดยการปรับค่า RC Time Constant ในวงจรดังแสดงในรูปที่ ๓.๒



รูปที่ ๓.๒ (ก)



รูปที่ ๓.๒ (ข)

รูปที่ ๓.๒' One Short Multivibrator Controlled by RC Time-Constant

(ก) แผนผังของวงจร Bounce Suppressor

(ข) วงจร Bounce Suppressor ที่ใช้ One Shot MV.

จากวงจรในรูปที่ ๓.๒ (ข) เป็นวงจร One Shot MV. ที่ประกอบด้วย NOR Gate สองตัว Output Pulse Width จะควบคุมโดยค่า RC Time-Constant ที่ต่ออยู่ภายนอก การทำงานของวงจรจะเป็นดังนี้.-

ในสถานะ Steady State เมื่อไม่มีสัญญาณ Input Pulse จะมีกระแสไหลผ่านความต้านทาน R ในเวลา Voltage ที่ Input 1 ของ B เป็น "1" และ Output 3 ของ B เป็น "0" ป้อนกลับไปที่ Input 2 ของ Gate A ขณะนี้ Input 1(A) ยังเป็น "0" อยู่ ฉะนั้น Output 3(A) จึงเป็น "1" ในช่วงนี้จะมีประจุจำนวนเล็กน้อยอยู่ใน Capacitor C เนื่องจากความต่างศักย์ที่แผ่น Plate ทั้งสองของ C มีค่าใกล้เคียงกัน

เมื่อ Positive-Going Pulse (0 เป็น 1) เข้ามาที่ A(1) จะทำให้ A(3) เป็น "0" Capacitor C จะเริ่ม Charge ทำให้ B(1) กลับเป็นศูนย์ ด้วยผลของ B(2) ซึ่งเป็นศูนย์อยู่ด้วยจึงทำให้ Output 3 ของ B กลับเป็น "1" ป้อนกลับไปที่ A(2) และทำให้ A(3) ยังคงเป็นศูนย์อยู่จนกว่าที่ C จะ Charge จนกระทั่ง Voltage ที่ Input 1 ของ B เป็น 1 ทำให้ B(3) กลับเป็นศูนย์ได้อีก เราจึงได้ Output Pulse ที่มีระยะเวลาแน่นอนออกจาก Output 3(B) และในขณะเดียวกัน State "0" ที่ Output 3(B) จะกลับไปสู่ Input 2(A) ทำให้ Gate 3(A) กลับไปสู่ Steady State ตามเดิม

จากการทำงานของ One Shot MV. ดังกล่าว จะเห็นว่า ระยะเวลาของ Pulse Width Output ( $t_d$ ) จะไม่ขึ้นอยู่กับระยะเวลาของ Pulse Width ของ Input Pulse เลย แต่  $t_d$  จะขึ้นอยู่กับค่า Time-Constant ของ R และ C ในวงจรเท่านั้น ค่า Minimum Pulse Width ของ Trigger Input กำหนดโดยค่า Propagation Delay ของ Gate ที่ใช้ทั้งสองตัว เช่น ถ้า Gate แต่ละตัวมีค่า Propagation Delay 12nS. ค่า Minimum Input Trigger Pulse Width จะเป็น 24 nS.

ค่า Output Pulse Width ( $t_d$ ) จะคำนวณได้จากค่า Time-Constant ของ RC คือ

$$t_d \cong 0.69 RC \quad (๒)$$

เมื่อให้ค่า C คงที่ ค่าความต้านทาน R ก็จะสามารถหาได้จากสูตรดังกล่าว อย่างไรก็ตาม ค่า R ที่ใช้ในวงจรจะมีขีดจำกัดเนื่องจากค่า Supply Voltage ( $V_{CC}$ ) และ Input Characteristic ของ Gate คือ

$$R_{\max} = \frac{V_{CC} - V_{ON}}{I_{in}}$$

$$V_{ON} = \text{Threshold of Gate Voltage}$$

$$I_{in} = \text{Normal Input Current}$$

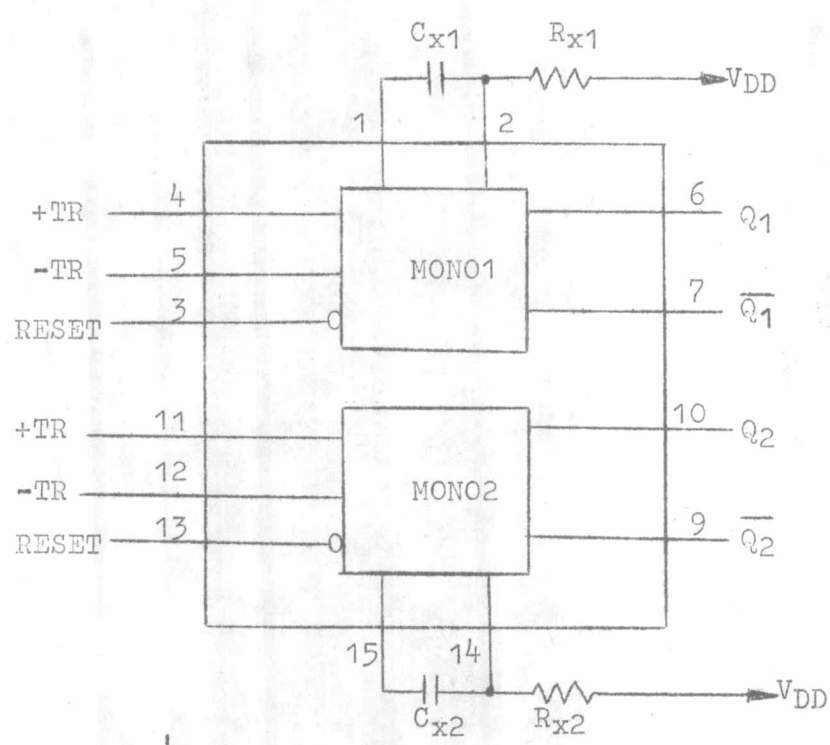
ตัวอย่างเช่น ถ้า  $V_{CC} = 3.6 \text{ V}$ ,  $V_{ON} = 0.865$  และ  $I_{in} = 0.5 \text{ mA}$   
 $C = 75 \mu\text{F}$  และ Pulse Width = 225 ms. จะได้

$$R \cong \frac{225 \times 10^{-3}}{0.69 \times (75 \times 10^{-6})} \cong 4.3 \text{ K}\Omega$$

$$\text{ค่า } R_{\max} = \frac{(3.6) - (0.865)}{0.5 \times 10^{-3}} = 5.4 \text{ K}\Omega$$

R ที่มีค่าเท่ากับ 4.3 K $\Omega$  ซึ่งต่ำกว่าค่า  $R_{\max}$  นั้นๆ จึงสามารถเลือกใช้  $R = 4.3 \text{ K}\Omega$  ได้

สำหรับงานวิจัยนี้จะเลือกใช้ IC เบอร์ SCL 4528 ซึ่งเป็น CMOS Dual Mono Stable Multivibrator ทำงานเป็น Stable Retriggerable/Resettable One Shot โดยการควบคุมเวลาของ External Resistor ( $R_x$ ) และ External Capacitor ( $C_x$ ) ดังรูปที่ ๓.๓



รูปที่ ๓.๓ SCL 4528 Functional Diagram

Leading-Edge Triggering (+TR) และ Trailing-Edge Triggering (-TR) มีไว้สำหรับเลือกที่จะให้วงจรทำงานที่ Triggering-Edge ด้านใดของ Input Pulse ถ้าไม่ใช่ Input (+TR) ให้ต่อ (+TR) กับ VSS และถ้าไม่ใช่ Input (-TR) ให้ต่อ (-TR) กับ VDD Reset Input ต้องการ Low Level มา Trig. เพื่อ Set Output Pulse หรือป้องกันมิให้เกิด Output Pulse ในขณะที่ "ON" Power Supply ถ้าไม่ใช่ Reset Input ต้องต่อกับ VDD และในกรณีที่ไมต้องการ Pulse แบบ Retriggering เมื่อใช้ Leading-Edge Triggering ( $\bar{Q}$ ) จะต้องต่อกับ (-TR) และเมื่อใช้ Trailing-Edge Triggering (Q) จะต้องต่อกับ (+TR)

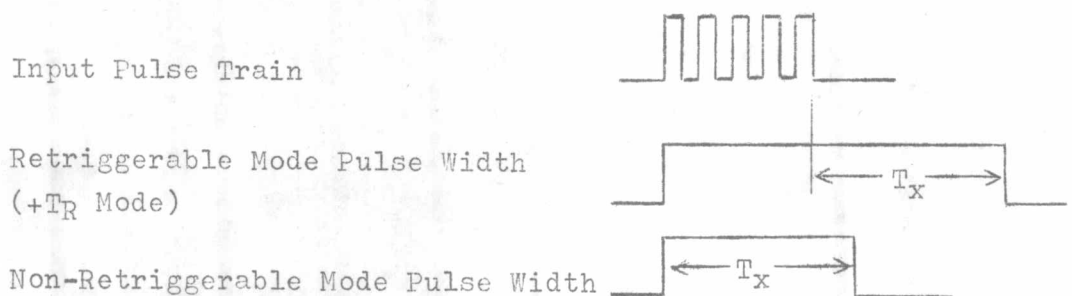
ตารางที่ ๓.๑ เป็นตารางแสดงการต่อวงจร Mono Stable เพื่อใช้งานในลักษณะต่าง ๆ

FUNCTION	TO V <sub>DD</sub>		TO V <sub>SS</sub>		INPUT PULSE TO		OTHER CONNECTIONS	
	MONO1	MONO2	MONO1	MONO2	MONO1	MONO2	MONO1	MONO2
Leading-Edge Trigger/Retriggerable	3,5	11,13			4	12		
Leading-Edge Trigger/Non-Retriggerable	3	13			4	12	5-7	11-9
Trailing-Edge Trigger/Retriggerable	3	13	4	12	5	11		
Trailing-Edge Trigger/Non-Retriggerable	3	13			5	11	4-6	12-10
Unused Section	5	11	3,4	12,13				

ตารางที่ ๓.๑ SCL 4528 Functional Terminal Connections (๒)

หมายเหตุ ๑. Retriggerable One Shot Multivibrator จะมีระยะเวลา Delay  $T_x$  ต่อจาก Input Pulse อันสุดท้าย

๒. Non-Retriggerable One Shot Multivibrator จะมีระยะเวลา Delay  $T_x$  เริ่มตั้งแต่ Input Pulse ตัวแรก

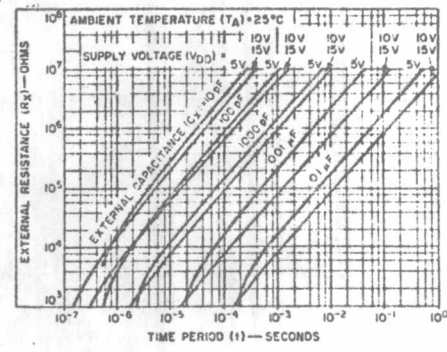


- ๓.  $T_x \approx R_x C_x$
- ๔. Leading-edge Trigger = Positive Going Trigger.
- ๕. Trailing-edge Trigger = Negative Going Trigger.

การเลือกค่า  $R_x$  และ  $C_x$

สำหรับ Mono 1. จะใช้เป็น Bounce Suppressor สำหรับ Rain Gauge Switch และ Mono 2. ใช้เป็น Bounce Suppressor สำหรับ Toggle Reset Switch เพื่อ Reset วงจร Counter แบบ Manual Monostable ทั้งสองตัว จะทำงานแบบ Trailing-edge Trigger/Retriggerable ค่า Time Delay ( $T_x$ ) ของ Mono 1. จะขึ้นอยู่กับค่า Make-Brake Contact ของ Rain Gauge Reed Switch ซึ่งจะมีค่าประมาณ ๑๐๐ mS. เลือกใช้  $T_x = ๑๐๐$  mS. (Worst Case Design) และสำหรับค่า Time Delay ( $T_x$ ) ของ Mono 2. ซึ่งเป็น Manual Reset ของ Counter จะเลือกใช้  $T_x = ๑$   $\mu$ S.

การเลือกค่า  $R_x$  และ  $C_x$  สำหรับ Mono MV. ทั้งสองตัวนี้จะหาได้จาก Graph ในรูปที่ ๓.๔ (๒)



รูปที่ ๓.๔  $R_x$  vs. Time Period for Various Value of  $V_{DD}$  and  $C_x$

- ที่  $T_x = ๑๐๐$  mS.
- $V_{DD} = ๕$  V
- $C_x = ๐.๑$   $\mu$ F
- จะได้  $R_x \approx ๑.๒$  M $\Omega$       เลือกใช้  $R_x = ๑$  M $\Omega$
- ที่  $T_x = ๑$   $\mu$ S.
- $V_{DD} = ๕$  V
- $C_x = ๑๐๐$  PF
- จะได้  $R_x = ๖$  K $\Omega$       เลือกใช้  $R_x = ๑๐$  K $\Omega$  และ  $C_x = ๑๒๐$  PF

๗. การออกแบบวงจร Decade to BCD Counter

วงจร Counter จะต้องทำการนับ Pulse ที่เกิดจาก Rain Gauge Switch Pulse หนึ่ง หมายถึงปริมาณน้ำฝน ๐.๑ นิ้ว ฉะนั้น จึงสามารถใช้วงจร Counter เป็นแบบ Modulo 10 (Mod.10) จำนวน ๔ หลัก เพื่อให้ปริมาณน้ำฝนได้ถึง ๙๙๙.๙ นิ้ว จะต้องใช้ Mod.10 Counter จำนวน ๔ ตัว แต่ละตัวจะมี Output เป็น 4 Bit Binary (0000-1001) Mod.10 แต่ละตัวจึงสามารถสร้างขึ้นได้โดยใช้ Flip-Flop จำนวน ๔ ตัว ( $2^4 = 16$ ) ซึ่งมี Output เป็น A,B,C,D และมี Transition State ดังตารางที่ ๓.๒

<u>Present States</u>				<u>Next States</u>			
Time n				Time (n+1)			
A	B	C	D	A	B	C	D
0	0	0	0	0	0	0	1
0	0	0	1	0	0	1	0
0	0	1	0	0	0	1	1
0	0	1	1	0	1	0	0
0	1	0	0	0	1	0	1
0	1	0	1	0	1	1	0
0	1	1	0	0	1	1	1
0	1	1	1	1	0	0	0
1	0	0	0	1	0	0	1
1	0	0	1	0	0	0	0
1	0	1	0	} Don't Care			
1	0	1	1				
1	1	0	0				
1	1	0	1				
1	1	1	0				
1	1	1	1				

ตารางที่ ๓.๒ Transition Table for Mod.10 Counter



ถ้าใช้ Trigger Bistable Flip-Flop จะเขียน Input Equation

จาก Transition State Table ๓.๒ ได้เป็น

$$\begin{aligned}
 T_A &= \bar{A}BCD + A\bar{B}\bar{C}D \\
 T_B &= \bar{A}\bar{B}CD + \bar{A}BCD \\
 T_C &= \bar{A}\bar{B}\bar{C}D + \bar{A}\bar{B}CD + \bar{A}B\bar{C}D + \bar{A}BCD \\
 T_D &= \bar{A}\bar{B}\bar{C}\bar{D} + \bar{A}\bar{B}\bar{C}D + \bar{A}\bar{B}C\bar{D} + \bar{A}\bar{B}CD + \bar{A}B\bar{C}\bar{D} \\
 &\quad + \bar{A}B\bar{C}D + \bar{A}BC\bar{D} + \bar{A}BCD + A\bar{B}\bar{C}\bar{D} + A\bar{B}\bar{C}D
 \end{aligned}$$

Don't Care Condition :

$$T = \bar{A}\bar{B}\bar{C}\bar{D} + \bar{A}\bar{B}\bar{C}D + \bar{A}\bar{B}C\bar{D} + \bar{A}\bar{B}CD + \bar{A}B\bar{C}\bar{D} + \bar{A}B\bar{C}D + \bar{A}BC\bar{D} + \bar{A}BCD$$

Karnaugh Maps for Mod.10 Counter :

		AB			
CD		00	01	11	10
00		0	0	X	0
01		0	0	X	1
11		0	1	X	X
10		0	0	X	X

$$\begin{aligned}
 T_A &= D(A+BC) \\
 \bar{T}_A &= \bar{D}(A+BC)
 \end{aligned}$$

		AB			
CD		00	01	11	10
00		0	0	X	0
01		0	0	X	0
11		1	1	X	X
10		0	0	X	X

$$\begin{aligned}
 T_B &= CD \\
 \bar{T}_B &= \bar{C}\bar{D}
 \end{aligned}$$

		AB			
CD		00	01	11	10
00		0	0	X	0
01		1	1	X	0
11		1	1	X	X
10		0	0	X	X

$$\begin{aligned}
 T_C &= \bar{A}D \\
 \bar{T}_C &= \bar{A}\bar{D}
 \end{aligned}$$

		AB			
CD		00	01	11	10
00		1	1	X	1
01		1	1	X	1
11		1	1	X	X
10		1	1	X	X

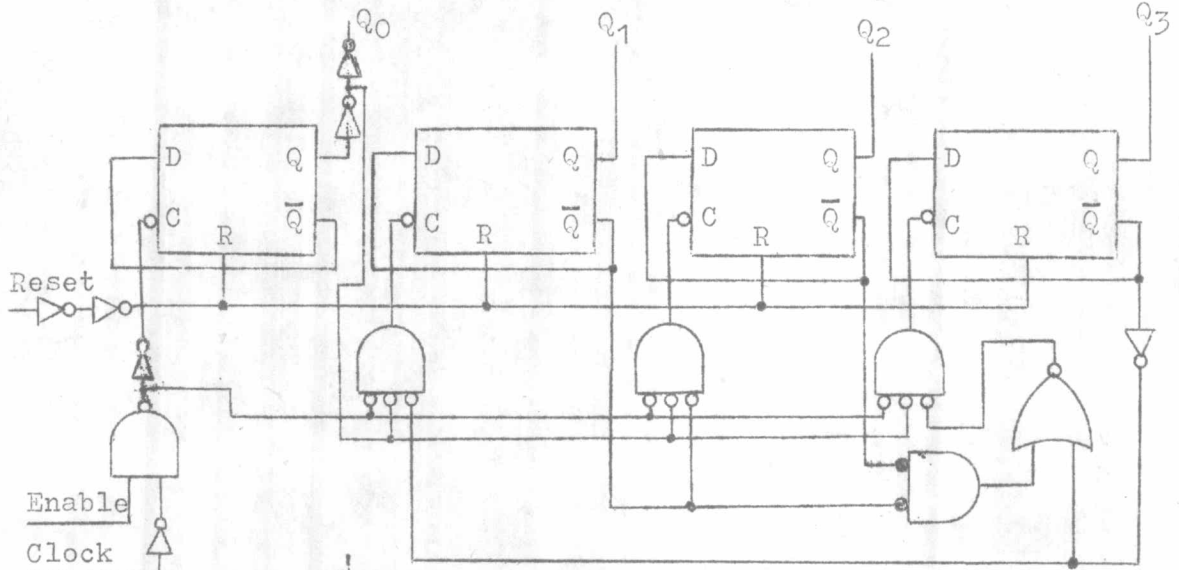
$$\begin{aligned}
 T_D &= 1 \\
 \bar{T}_D &= \bar{1}
 \end{aligned}$$

$T_D = 1$  หมายถึง Trigger Bistable จะเปลี่ยน State ทุก ๆ ครั้งที่มี Input Pulse



เลือกใช้ IC เบอร์ SCL 4518A (CMOS Dual BCD Up Counter) (๓) ซึ่ง

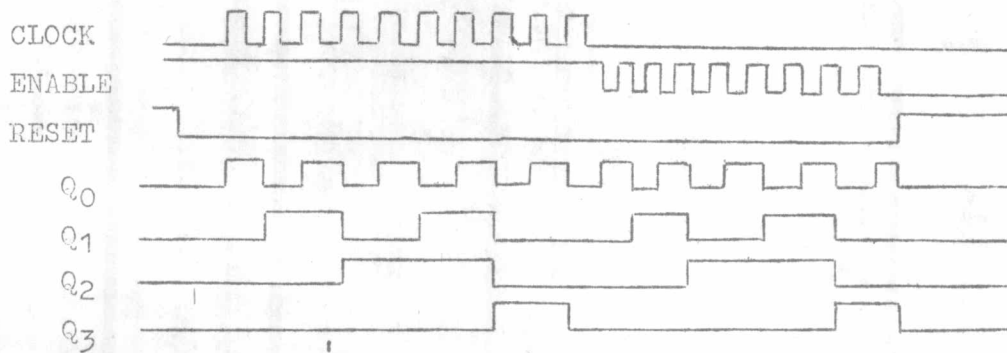
Logic Diagram, Truth Table และ Timing Diagram ดังรูปที่ ๓.๗



รูปที่ ๓.๗(a) Logic Diagram

CLOCK	ENABLE	RESET	ACTION
	1	0	Increment Counter
0		0	Increment Counter
	X	0	No Change
X		0	No Change
	0	0	No Change
1		0	No Change
X	X	1	Q <sub>0</sub> Through Q <sub>3</sub> = 0

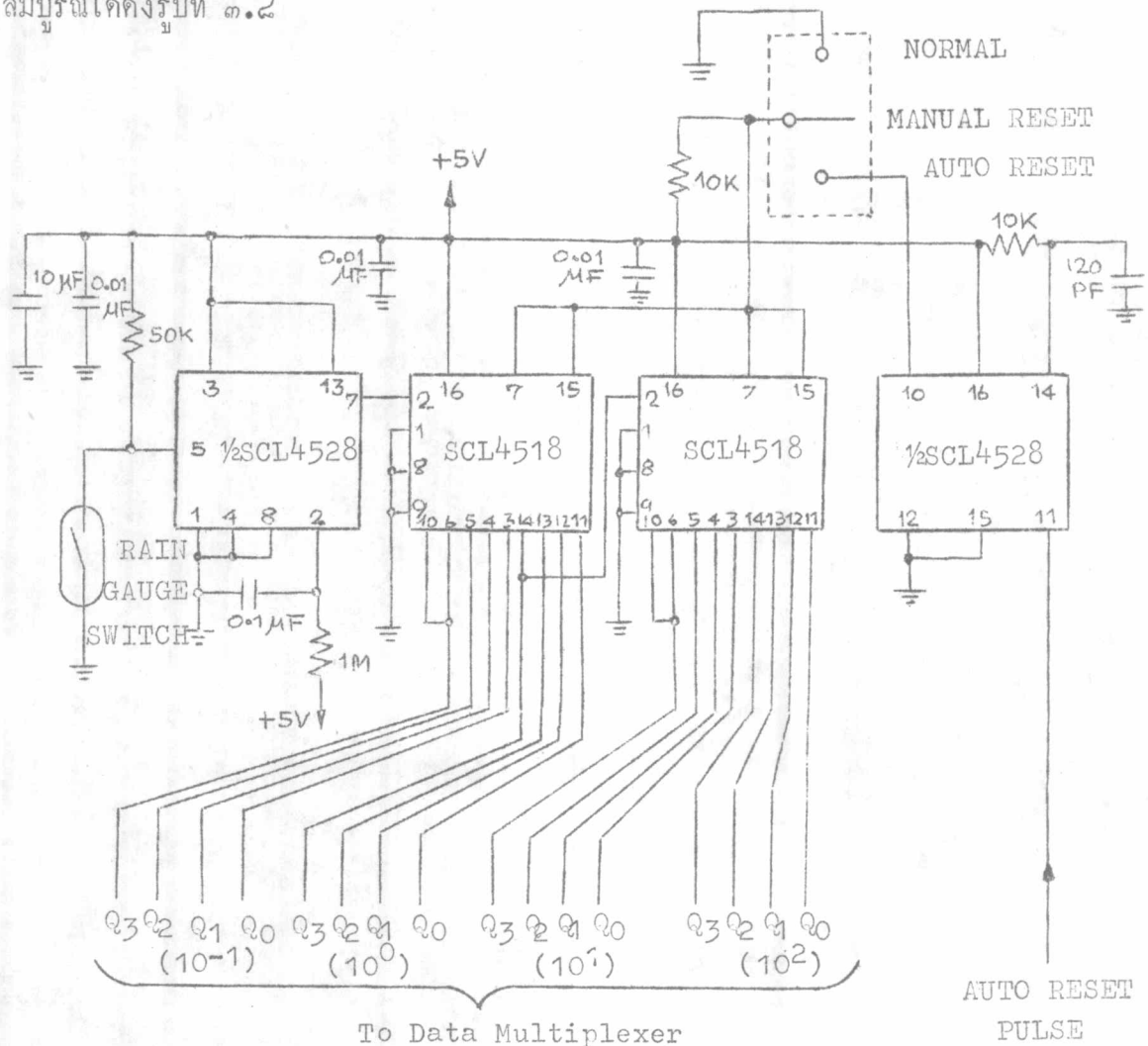
รูปที่ ๓.๗(b) Truth Table



รูปที่ ๓.๗(c) Timing Diagram

รูปที่ ๓.๗ SCL 4518 Dual BCD Up Counter

IC เบอร์ SCL 4518A ใช้ D-Flip-Flop ประกอบเป็นวงจร Synchronous 4Stage Counter จึงมีการต่อ Input D เข้ากับ Q ของ Flip-Flop เพื่อให้ทำงานเป็น T-Flip-Flop Input Pulse จะป้อนเข้าที่ Clock หรือ Enable ก็แล้วแต่ความต้องการว่าจะให้วงจรทำงานที่ Positive-going หรือ Negative-going Counter แต่ละตัวสามารถ Clear ได้โดยให้แรงไฟ High (1) ที่ Reset Line วงจรนับปริมาณน้ำฝนที่ออกแบบมาตามลำดับด้านบนนี้ สามารถเขียนเป็นวงจรที่สมบูรณ์ได้ดังรูปที่ ๓.๘

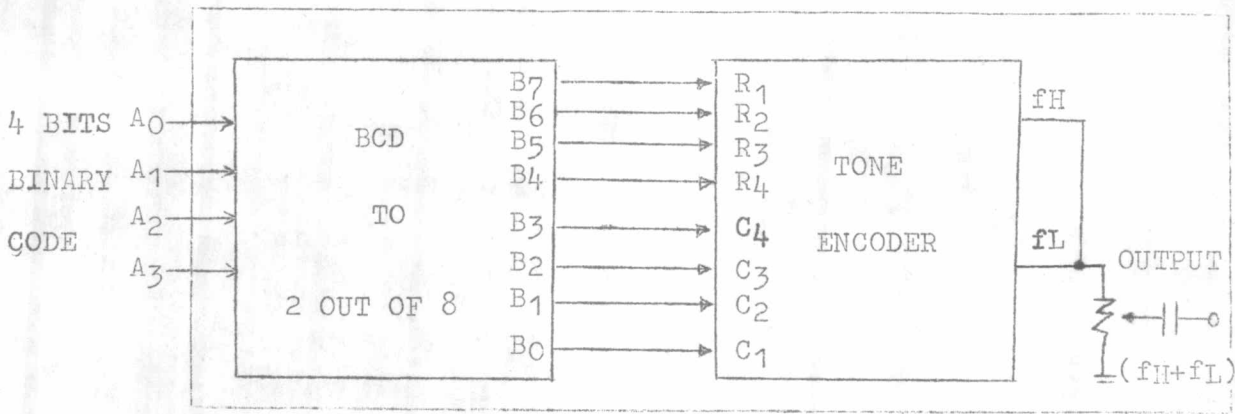


รูปที่ ๓.๘ วงจรนับปริมาณน้ำฝน

สำหรับ Auto Reset Pulse นั้นได้มาจากวงจร Clock Control ที่จะทำการ Reset วงจร BCD Counter สำหรับวัดปริมาณน้ำฝนที่อยู่ในสถานะที่เป็นศูนย์หมด เมื่อการส่งข้อมูลครั้งหนึ่งสิ้นสุดลงโดยอัตโนมัติ หรือหากต้องการให้มีการนับปริมาณน้ำฝนที่ตกลงมาต่อไปเรื่อย ๆ โดยไม่ต้องมีการ Reset ก็สามารถทำได้โดยการใช้ Manual Switch ความคุม

การออกแบบวงจรระบบ Multi-Frequency Pulse (MFP) Signalling

ข้อมูลจากสถานีตรวจวัดน้ำฝน คือปริมาณน้ำฝนจะอยู่ในรูป 4 Bits Binary Code และจะจัดให้ส่งออกไปเป็นลำดับทั้งหมดมี 15 words ที่จะต้องส่งไปยังสถานีควบคุมที่ศูนย์กลาง โดยผ่านเครื่องส่งวิทยุ ดังนั้น จึงต้องมีการแปลง Binary Code แต่ละ word (4 Bits) ออกมาเป็นความถี่ในย่านความถี่เสียง เพื่อนำไป Modulated กับเครื่องส่งวิทยุต่อไป ดังที่กล่าวมาแล้วว่า ข้อมูลแต่ละ word จะแปลงเป็นความถี่สองความถี่ ตามระบบ MFP Signalling ในตารางที่ ๒.๑ ความถี่ที่มี ๘ ความถี่ สามารถจัดแปลงโค๊ดครั้งละสองความถี่โค๊ดทั้งหมด ๑๖ โค๊ดพอดี ซึ่งเพียงพอที่จะใช้ในการส่งโค๊ดทั้งหมดจากสถานีตรวจวัดปริมาณน้ำฝนได้ นั่นคือ Binary Code (4 Bits) จะต้องถูกแปลงออกมาเป็น 8 Bits Binary Address ระบบ MFP Encoder จะเลือกแปลงสัญญาณ 8 Bits Binary Address ครั้งละ 2 Address ออกมาเป็นความถี่สองความถี่ ดังแผนผังในรูปที่ ๓.๘



รูปที่ ๓.๘ Block Diagram ของ MFP Data Encoder

ก. BCD to 2 Out of 8

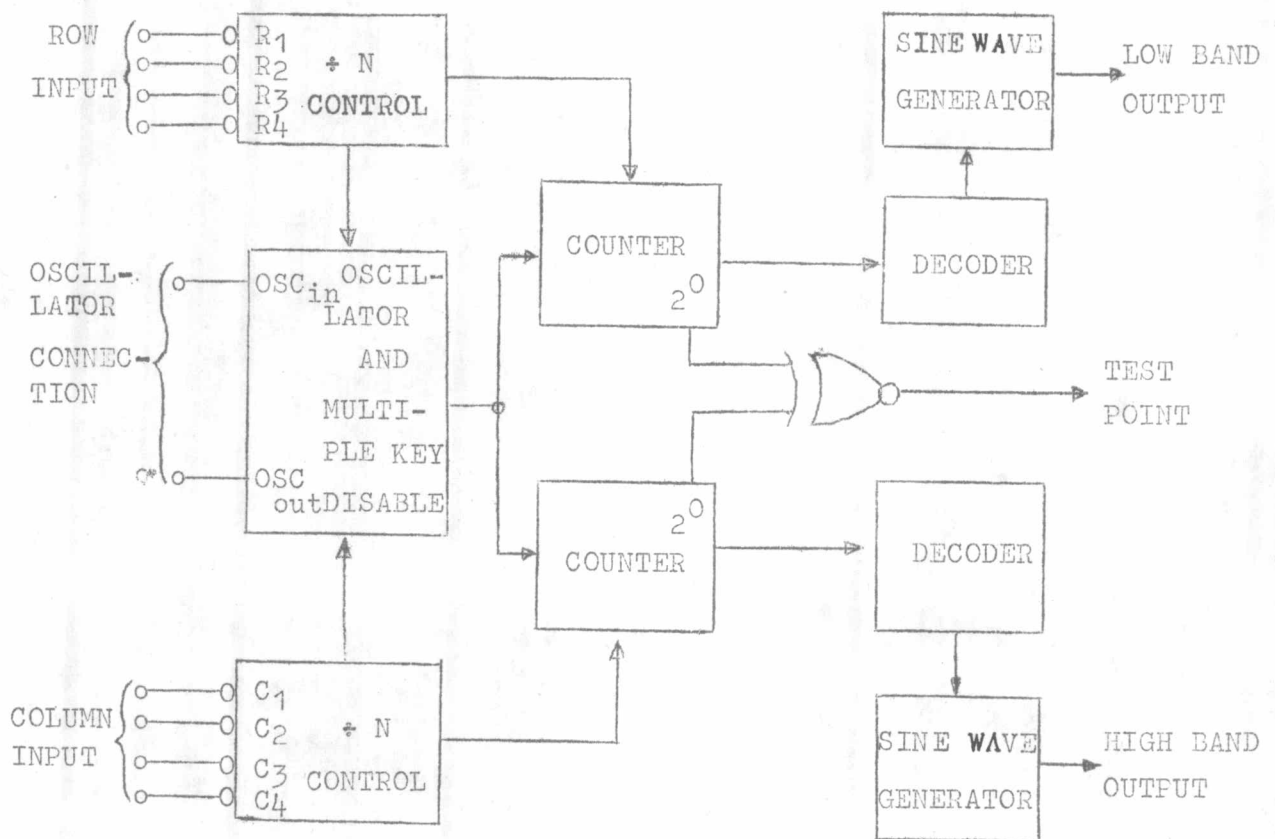
การแปลงข้อมูลจาก BCD Code ไปเป็น 2 Out of 8 Code นั้น  
 เลือกใช้ TTL 256 Bits Read Only Memory เบอร์ 8223 ถ้าจัด 256 Bits เป็น  
 8 Bits ต่อ Word ก็จะสามารถเก็บข้อมูลได้ถึง 32 Words แต่ละ Word จะถูกเลือก  
 โดย 5 Bits Binary Address Lines นำเอา 8223 มาโปรแกรมโคตต่าง ๆ ที่จะ  
 จัดส่งออกไปด้วย Automatic PROM Programmer ทั้งหมด 15 Address ดังแสดง  
 ในตารางที่ ๓.๓

BCD		ADDRESS CODE					2-OUT-OF-8							
CODE IDENTIFY	FUNCTION	A <sub>4</sub>	A <sub>3</sub>	A <sub>2</sub>	A <sub>1</sub>	A <sub>0</sub>	B <sub>7</sub>	B <sub>6</sub>	B <sub>5</sub>	B <sub>4</sub>	B <sub>3</sub>	B <sub>2</sub>	B <sub>1</sub>	B <sub>0</sub>
		(R <sub>1</sub>	R <sub>2</sub>	R <sub>3</sub>	R <sub>4</sub> )	(C <sub>4</sub>	C <sub>3</sub>	C <sub>2</sub>	C <sub>1</sub> )					
0	0	X	0	0	0	0	1	1	1	0	1	1	0	1
1	1	X	0	0	0	1	0	1	1	1	1	1	1	0
2	2	X	0	0	1	0	0	1	1	1	1	1	0	1
3	3	X	0	0	1	1	0	1	1	1	1	0	1	1
4	4	X	0	1	0	0	1	0	1	1	1	1	1	0
5	5	X	0	1	0	1	1	0	1	1	1	1	0	1
6	6	X	0	1	1	0	1	0	1	1	1	0	1	1
7	7	X	0	1	1	1	1	1	0	1	1	1	1	0
8	8	X	1	0	0	0	1	1	0	1	1	1	0	1
9	9	X	1	0	0	1	1	1	0	1	1	0	1	1
*	Start	X	1	0	1	0	1	1	1	0	1	1	1	0
#	Power Failure	X	1	0	1	1	1	1	1	0	1	0	1	1
A	Non-	X	1	1	0	0	0	1	1	1	0	1	1	1
B	Space	X	1	1	0	1	1	0	1	1	0	1	1	1
C	Data Ready	X	1	1	1	0	1	1	0	1	0	1	1	1
D	Decimal Point	X	1	1	1	1	1	1	1	0	0	1	1	1

ตารางที่ ๓.๓ BCD to 2 Out of 8

๑. MFP Encoder (๖)

วงจร MFP Encoder หรือ Tone Encoder จะรับ Digital Input Signal ในรูป 2 Out of 8 Code เพื่อจะเลือกความถี่ High Band และ Low Band Sinwave อย่างละ ๑ ความถี่พร้อม ๆ กัน ตาม Digital Bit ของ 2 Out of 8 Code Input ของวงจร Tone Encoder จะจัดไว้ภายในรูป 4x4 Matrix Keypad. ซึ่งจะ Generate 4 Rows และ 4 Column Input Signal ตาม 2 Out of 8 Code Format (1 Row และ 1 Column จะถูกต่อกับ V<sub>SS</sub> พร้อม ๆ กัน) Block Diagram ของวงจร Tone Encoder แสดงดังรูป ๓.๑๐



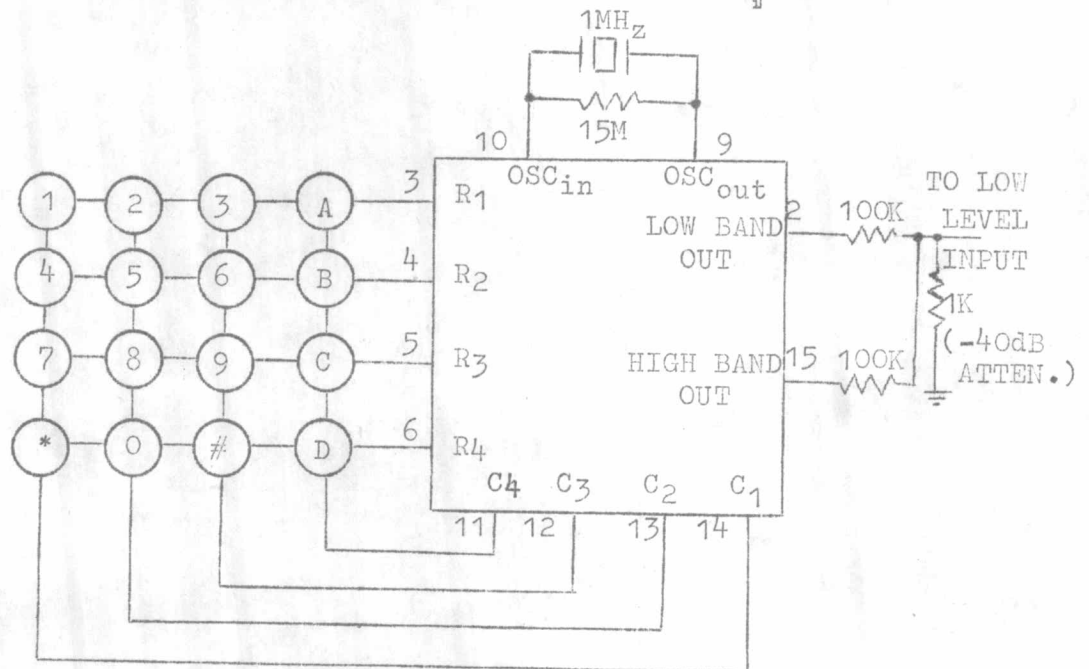
รูปที่ ๓.๑๐ Tone Encoder Block Diagram

ความถี่ Oscillate นั้น ได้มาจากวงจร Divider จาก Crystal Oscillator ขนาด 1MHz Output Frequency แสดงในตารางที่ ๓.๔

	NORMINAL FREQUENCY Hz	ACTUAL FREQUENCY Hz	ERROR %
Low Group	697	695.28	-0.25
	770	768.82	-0.15
	852	850.61	-0.16
	941	940.68	-0.03
High Group	1209	1211.48	+0.21
	1336	1332.62	-0.25
	1477	1478.69	-0.25
	1633	1631.78	-0.07

ตารางที่ ๓.๔ Output Frequency

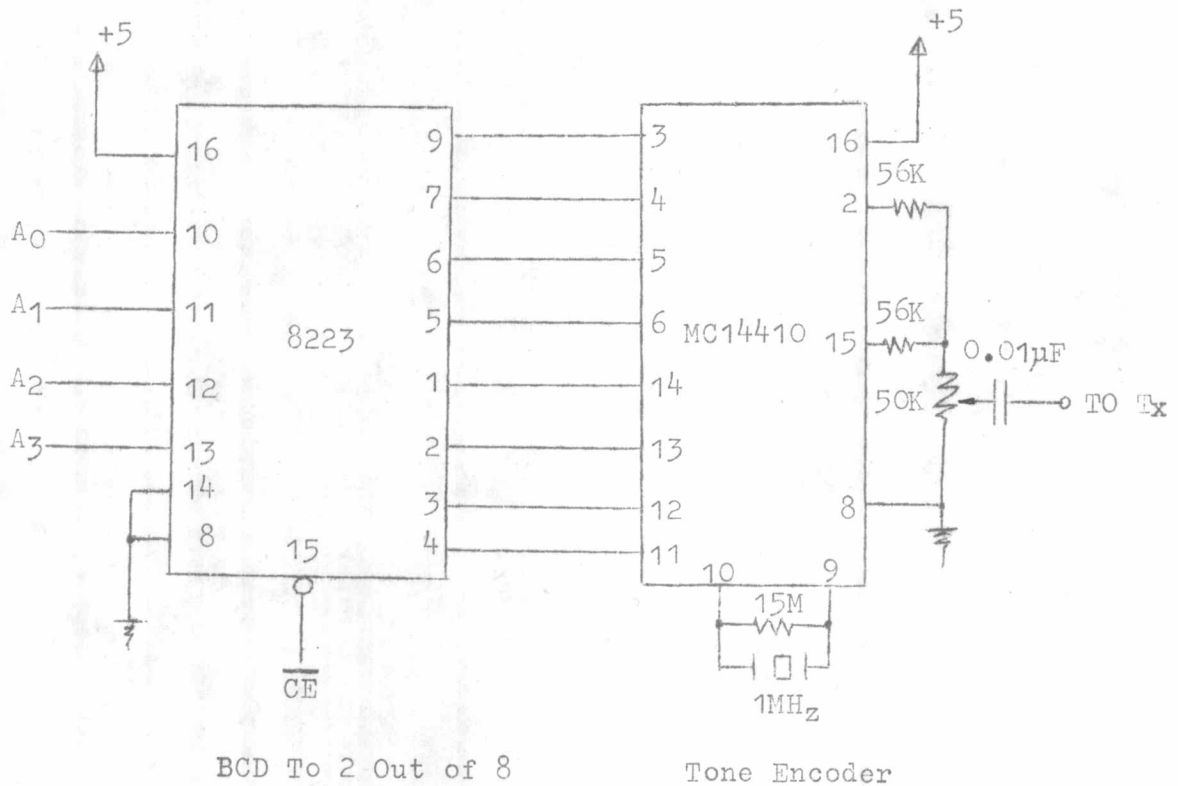
วงจร Tone Encoder เลือกลง MC 14410<sup>(๖)</sup> ซึ่งเป็น Tone Encoder ใช้สำหรับ Key Telephone Dialing Systems มีวงจรการต่อดังรูปที่ ๓.๑๑



รูปที่ ๓.๑๑ MC 14410 Tone Generator Applications



วงจรรวมของระบบ MFP Encoder Signalling จะเป็นดังรูปที่ ๓.๑๒



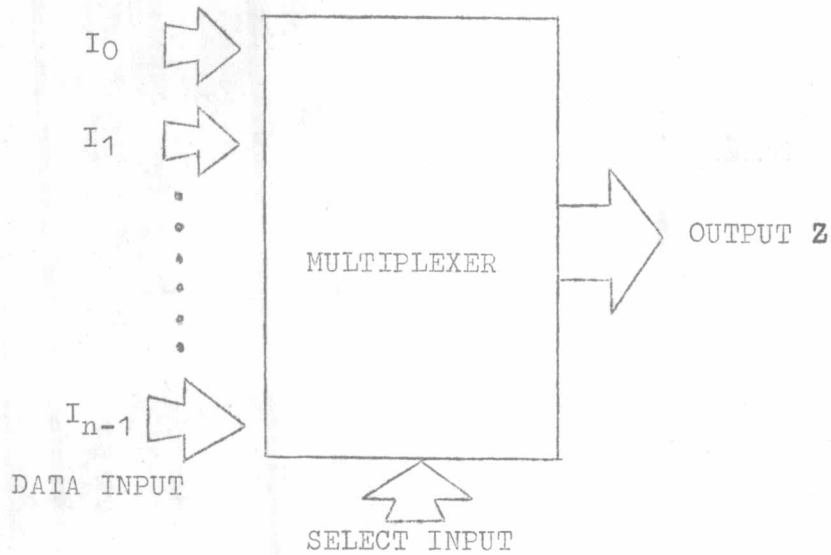
BCD To 2-Out of 8

Tone Encoder

รูปที่ ๓.๑๒ วงจรระบบ MFP Encoder

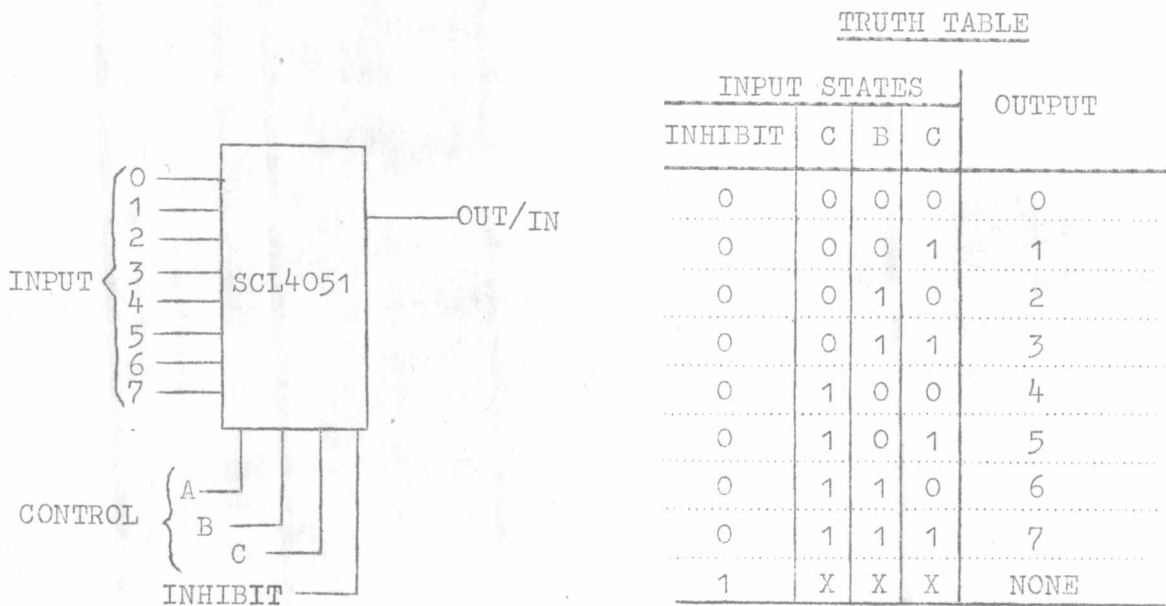
### การออกแบบวงจรระบบ Data Multiplexer

วงจร Multiplexer หรือ Data Selector เป็นวงจรที่จะเลือกเอา Data Input อันใดอันหนึ่งจากหลาย ๆ Input การที่วงจรจะเลือกเอา Input ใด จะปรากฏที่ Output นั้น กำหนดโดย Select Input หรือ Address Input ดัง Block Diagram ในรูปที่ ๓.๑๓



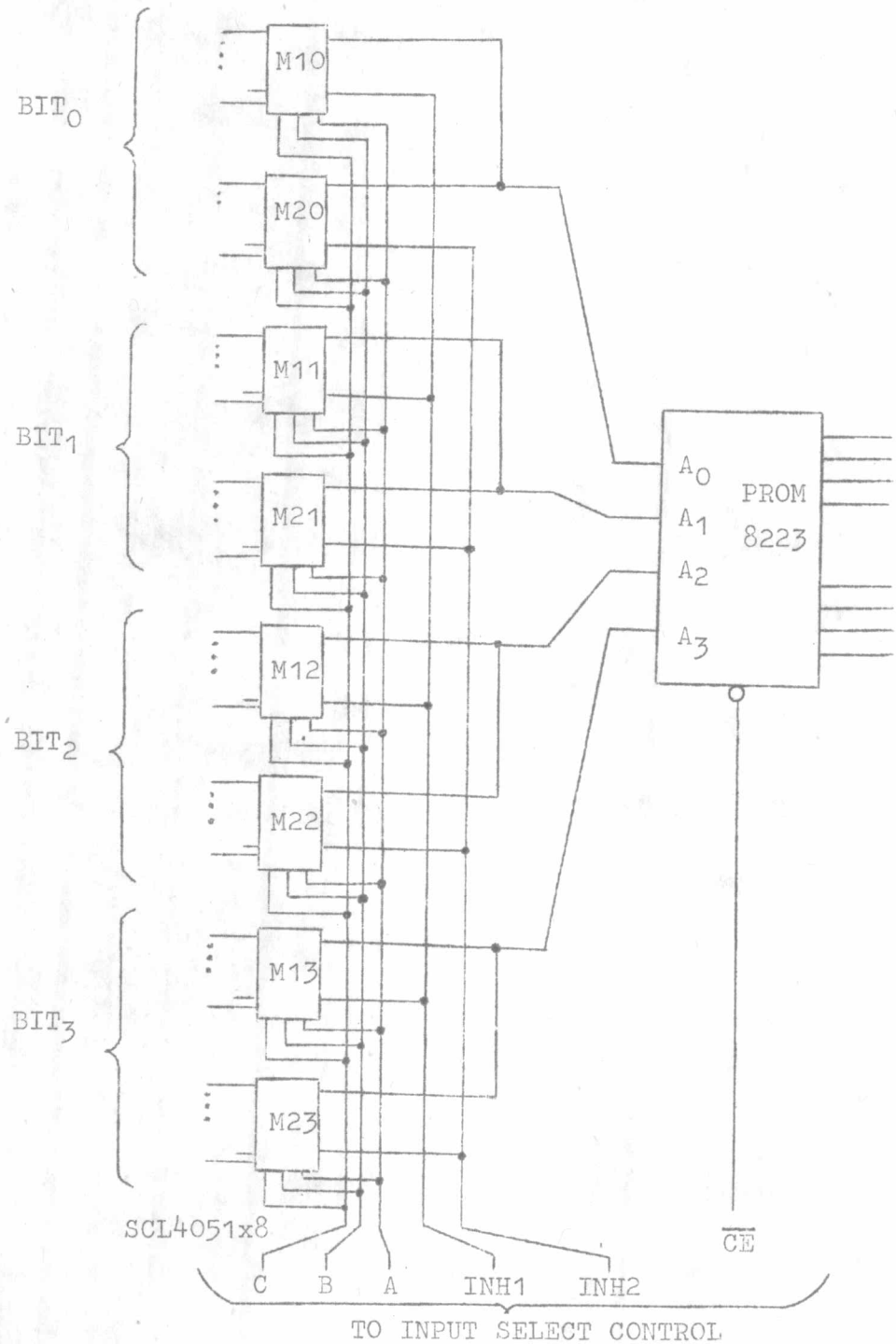
รูปที่ ๓.๑๓ General Diagram of Digital Multiplexer

สำหรับงานวิจัยนี้จะเลือกใช้ IC เบอร์ SCL 4051A (COS/MOS Analog Multiplexers/Demultiplexers)<sup>(๓)</sup> เป็น Single 8 Channel Multiplexer มี Input A,B,C เป็น Control Input รวมทั้ง Inhibit Input ทั้ง Block Diagram และ Truth Table ในรูปที่ ๓.๑๔



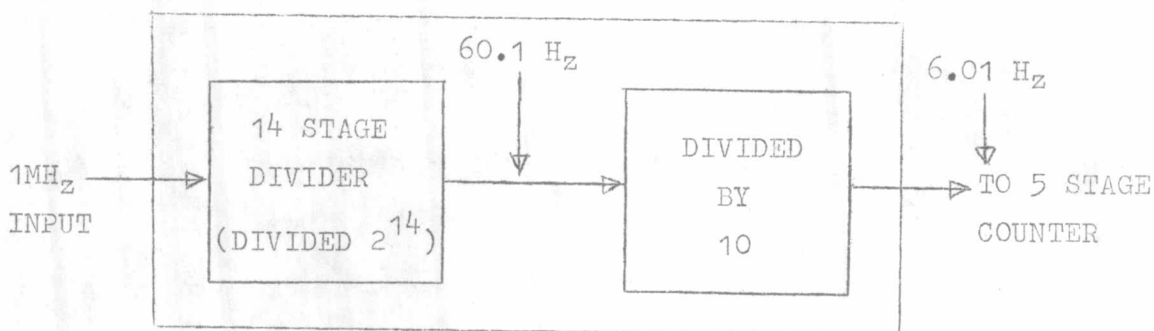
รูปที่ ๓.๑๔ SCL 4051 Single 8 Channel Multiplexer

Data Input ของ Multiplexer ประกอบด้วย 4 Bits/Word จำนวน 15 Words ดังนั้น จะต้องใช้ SCL 4051A จำนวน ๘ ตัว (16 Words) ดังรูปที่ ๓.๑๕



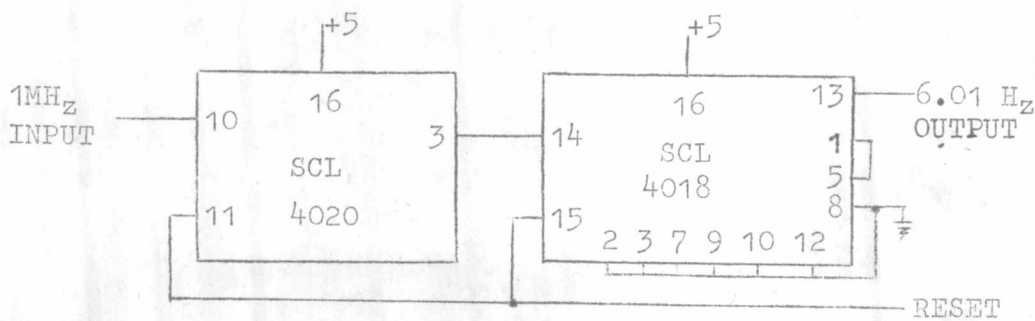
รูปที่ ๓.๑๕ วงจร Data Multiplexer

Select Input Control ประกอบด้วย 5 Stage Counter สำหรับ A,B, C Input และ Inhibit 1 กับ Inhibit 2 ความเร็วในการส่งสัญญาณแต่ละค่าออก จากวงจร Data Multiplexer จะขึ้นอยู่กับอัตราความถี่ของ Counter Input ในที่นี้ เลือกใช้ความเร็วในการส่งขนาดประมาณ 3 Baud. Counter Input จะมีความถี่ประมาณ 6.01Hz Bit แรกของ Counter Output จะมีความถี่ประมาณ 3.005Hz (ความเร็วในการส่งขึ้นอยู่กับขีดความสามารถของวงจร MFP Decoder) ความถี่ดังกล่าวนี้จะ Divider มาจาก 1MHz Crystal Oscillator ในวงจร Tone Encoder ผ่าน Bit Rate Generator ดัง Block Diagram ที่แสดงในรูปที่ ๓.๑๖



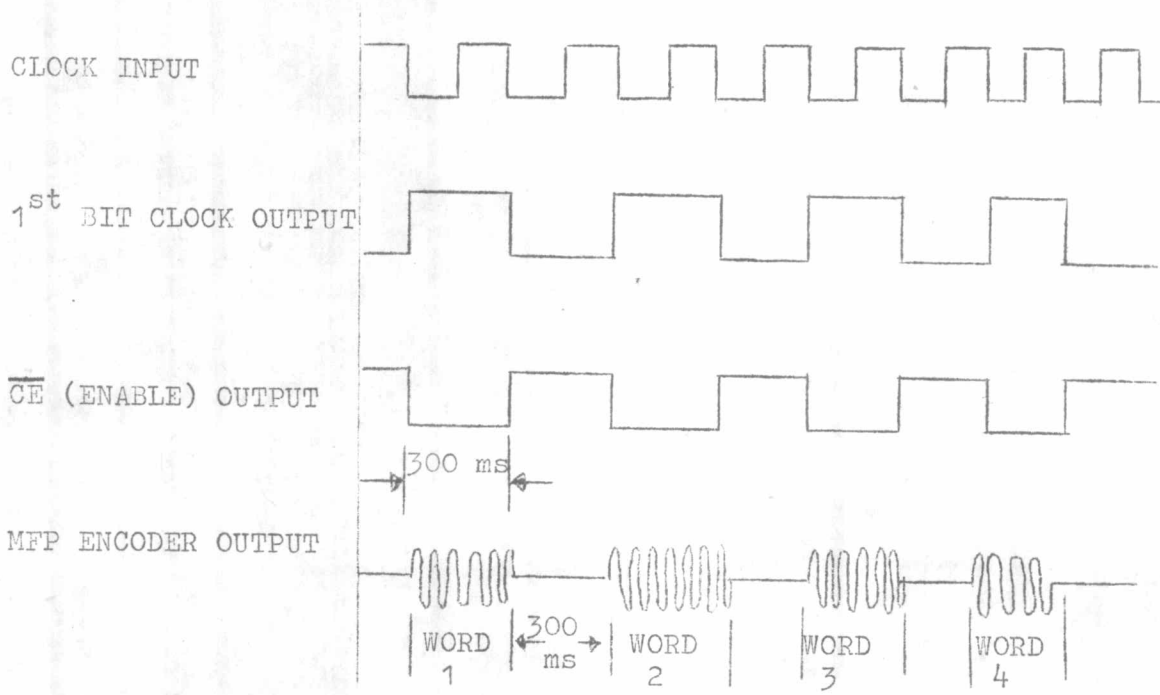
รูปที่ ๓.๑๖ Block Diagram ของ Bit Rate Generator

วงจร 14 Stage Divider เลือกใช้ SCL 4020<sup>(๓)</sup> และวงจร Divided By 10 เลือกใช้ SCL 4018<sup>(๓)</sup> วงจรการต่อจะเป็นดังรูปที่ ๓.๑๗



รูปที่ ๓.๑๗ Bit Rate Generator Circuits

สัญญาณ Clock จาก Bit Rate Generator ขนาด  $6.01\text{Hz}$  จะถูกป้อน  
 เข้าสู่วงจร 5 Stage Counter 5Bits Binary Output ของ 5 Stage Counter  
 นี้จะนำไปควบคุม Data Input ของวงจร Data Multiplexer ประกอบด้วย Control  
 Input A,B,C และ Inhibit 1 กับ Inhibit 2 สำหรับ Bit แรกของ 5 Stage  
 Counter จะนำไป Control วงจร PROM ที่จัดโปรแกรมไว้ในรูปของ 2 Out of 8  
 Code ตาม Address ทางคานอินพุตจำนวน 4 Bit Address สัญญาณพัลส์ดังกล่าวนี้  
 จะต่อกับขา Enable ของ PROM ซึ่งจะยอมให้มีสัญญาณ 2 Out of 8 Codeปรากฏ  
 ที่ Output ของ PROM ใดก็ตามเมื่อ  $\overline{\text{CE}}$  (Enable) ของ PROM เป็น 0 เท่านั้น  
 ทำให้ข้อมูลแต่ละคำที่ส่งออกไปมีระยะห่างจากกัน 1 Clock Pulse ก่อนที่จะนำไป Encoded  
 ภาย วงจร Tone Encoder ลักษณะของ Clock Output ที่จะนำไปควบคุมวงจร Data  
 Multiplexer และ PROM ดังกล่าวแล้ว แสดงไว้ในตารางที่ ๓.๕ ลักษณะของคำ  
 แต่ละคำที่ถูก Encode ภายวงจร Tone Decoder จะแสดงดังรูปของ Timing  
 Diagram ในรูปที่ ๓.๑๘

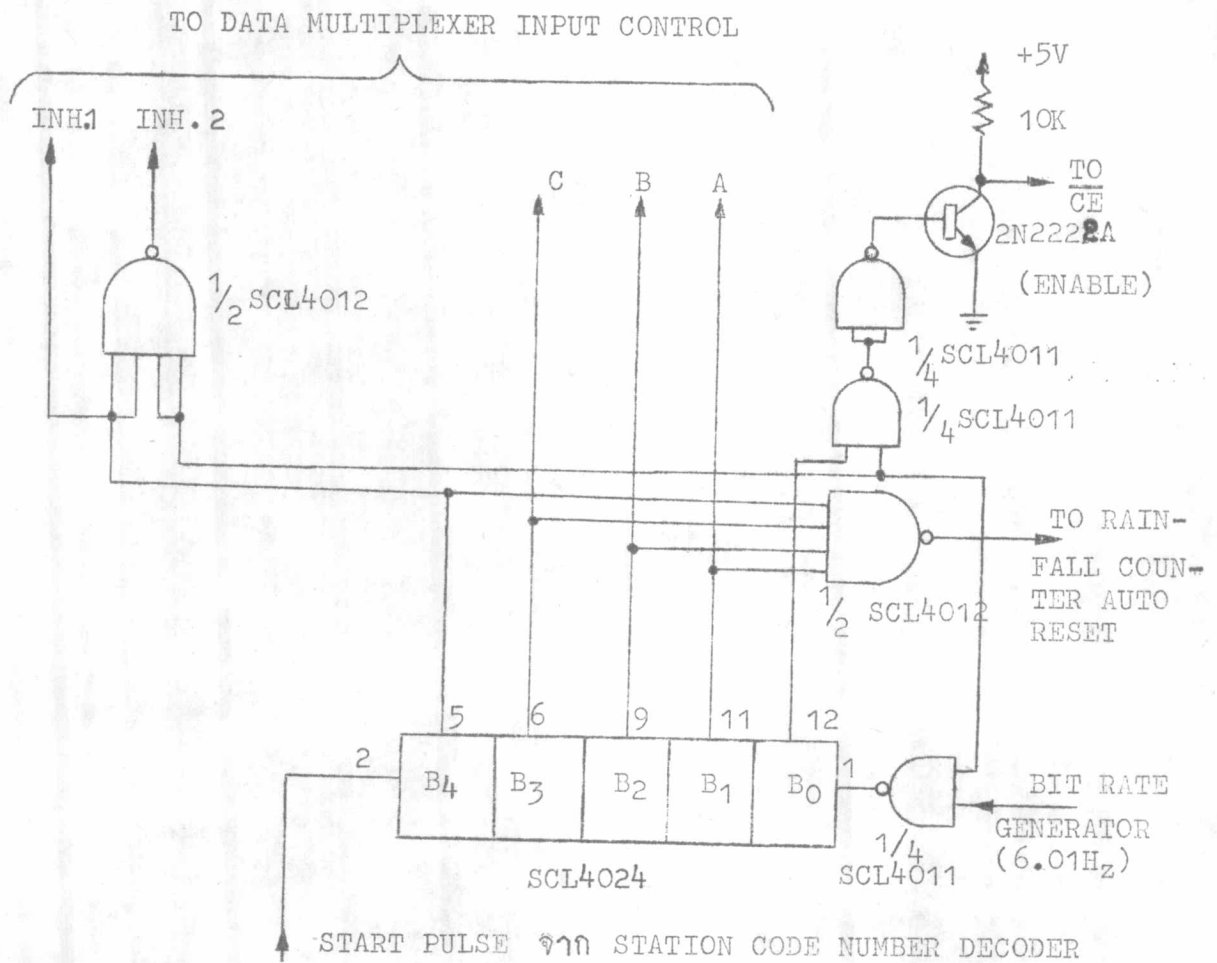


รูปที่ ๓.๑๘ Timing Diagram ของ Tone Encoder

5 STAGE COUNTER OUTPUT					ลำดับข้อมูลที่ส่ง
B <sub>4</sub>	B <sub>3</sub>	B <sub>2</sub>	B <sub>1</sub>	B <sub>0</sub>	
0	0	0	0	0	RESET
0	0	0	0	1	* START PULSE
0	0	0	1	0	
0	0	0	1	1	SP (SPACE)
0	0	1	0	0	
0	0	1	0	1	2
0	0	1	1	0	
0	0	1	1	1	1
0	1	0	0	0	
0	1	0	0	1	3
0	1	0	1	0	
0	1	0	1	1	1
0	1	1	0	0	
0	1	1	0	1	SP (SPACE)
0	1	1	1	0	
0	1	1	1	1	SP (SPACE)
1	0	0	0	0	
1	0	0	0	1	RAINFALL DATA
1	0	0	1	0	
1	0	0	1	1	RAINFALL DATA
1	0	1	0	0	
1	0	1	0	1	RAINFALL DATA
1	0	1	1	0	
1	0	1	1	1	D.P.(DECIMAL POINT)
1	1	0	0	0	
1	1	0	0	1	RAINFALL DATA
1	1	0	1	0	
1	1	0	1	1	SP.OR # (POWER FAILURE)
1	1	1	0	0	
1	1	1	0	1	DATA READY (SR)
1	1	1	1	0	
1	1	1	1	1	STOP COUNTER ADVANCED

ตารางที่ ๓.๕ 5 Stage Clock Control Table

จากตารางที่ ๓.๕ เราสามารถ Implement วงจร 5 Stage Counter เพื่อควบคุมการ Flow ของข้อมูลจาก Data Multiplexer ได้ ดังรูปที่ ๓.๑๘ วงจร 5 Stage Counter เลือกลง CMOS เบอร์ SCL 4024 (7 Stage Binary Counter) <sup>(๓)</sup> ร่วมกับ NAND Gate SCL 4012 (4 Input) <sup>(๓)</sup> และ SCL 4011 (2 Input NAND) <sup>(๓)</sup> และเนื่องจาก PROM 8223 เป็น IC ประเภท TTL กระแสจาก NAND Gate ของ CMOS ที่จะนำไปควบคุมการ Enable ของ PROM นั้นไม่พอเพียงที่จะ Drive IC ประเภท TTL ได้ ดังนั้นจึงต้องมีวงจร Transistor Gate Buffer ให้กับ Enable ของ PROM (8223)

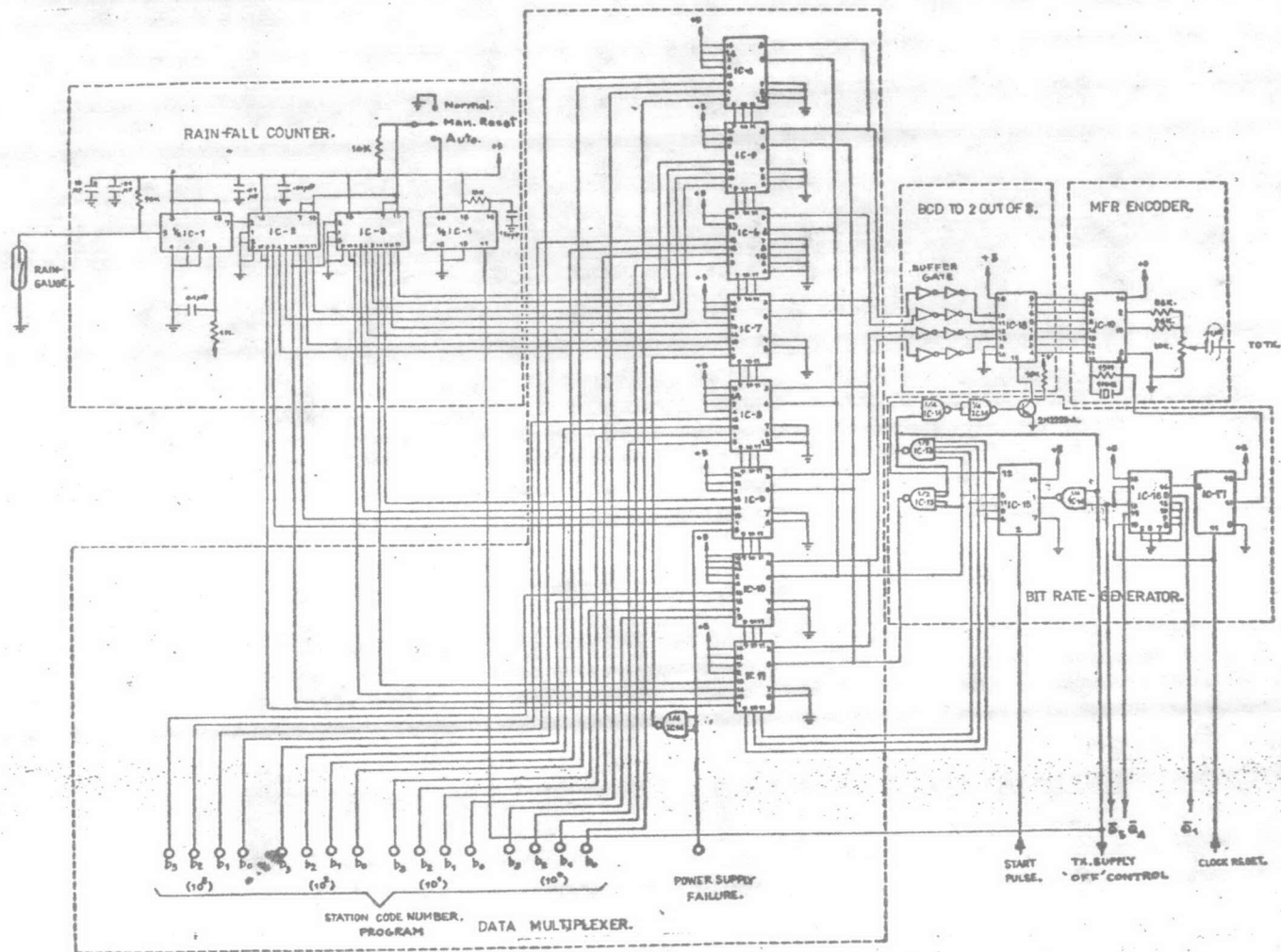


รูปที่ ๓.๑๘ วงจร 5 Stage Counter

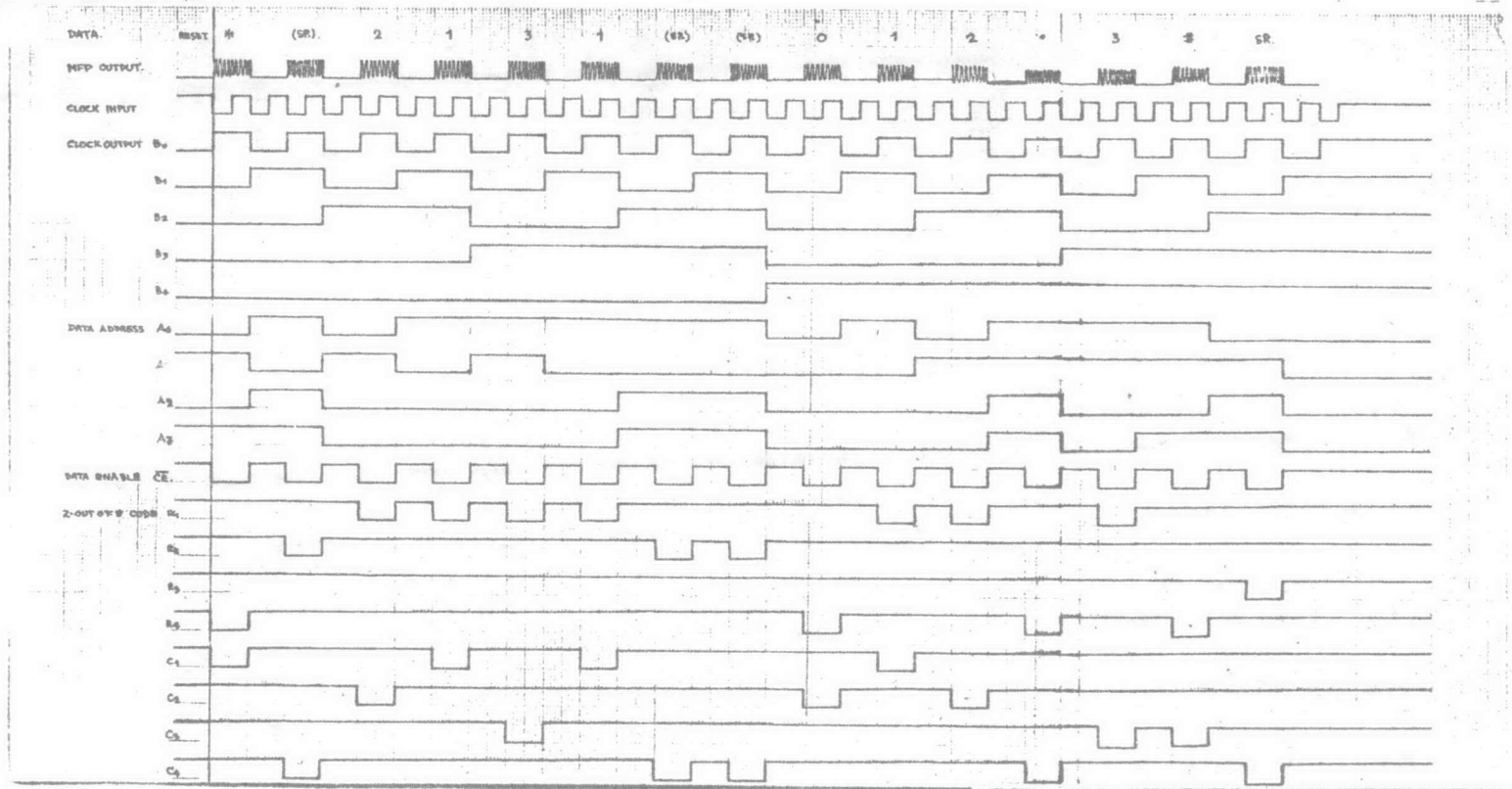
สัญญาณที่แสดงสภาพของ Power Supply นั้น ได้จากการให้โปรแกรม Address ทาง Input ของ Data Multiplexer จากตารางเทียบโคตในตารางที่ ๓.๓ จะเห็นว่า Address ของเครื่องหมาย (#) ซึ่งใช้แทนสภาพของ Power Supply Failure กับ Address ของ SPACE นั้น Address Bit ที่ 2 และ 3 ( $A_1, A_2$ ) จะเป็น Inverse ซึ่งกันและกัน ฉะนั้น เราจึงสามารถนำเอา Address ที่ 2 และ 3 คือ  $A_1$  และ  $A_2$  มาผ่านวงจร Inverter เมื่อ Power Supply อยู่ในสภาพปกติ Input ของ Inverter จะเป็น 1 ทำให้  $A_2$  เป็น 0 และ  $A_1$  เป็น 1 ซึ่งเป็น Address ของโคต SPACE หรือ สัญญาณเวนวรรค และเมื่อ Power Supply ต่ำกว่าค่าที่กำหนด Input ของ Inverter จะเป็น 0 ทำให้  $A_2$  เป็น 1 และ  $A_1$  เป็น 0 ซึ่งเป็น Address ของเครื่องหมาย (#) แสดงถึง Power Supply Failure ลักษณะของวงจรที่สมบรูณ์ตั้งแต่การแปลงข้อมูลจาก ปริมาณนำฝนมาเป็นสัญญาณความถี่เสียงที่จะนำไปป้อนเข้ากับเครื่องส่งวิทยุตั้งกลาวมาแล้ว ทั้งหมดนี้ แสดงในรูปที่ ๓.๒๐

รูปที่ ๓.๒๑ เป็น Timing Diagram แสดงตัวอย่างการส่งข้อมูลจากสถานีตรวจวัดปริมาณน้ำฝนไปยังสถานีควบคุมที่ศูนย์กลาง ตัวอย่างนี้แสดงการส่งข้อมูลจากสถานีหมายเลข 2131 มีปริมาณน้ำฝนที่ตกเก็บไว้ได้ ๐๑๒.๓ นิ้ว สภาพของ Power Supply ไม่ปกติ (Power Failure)





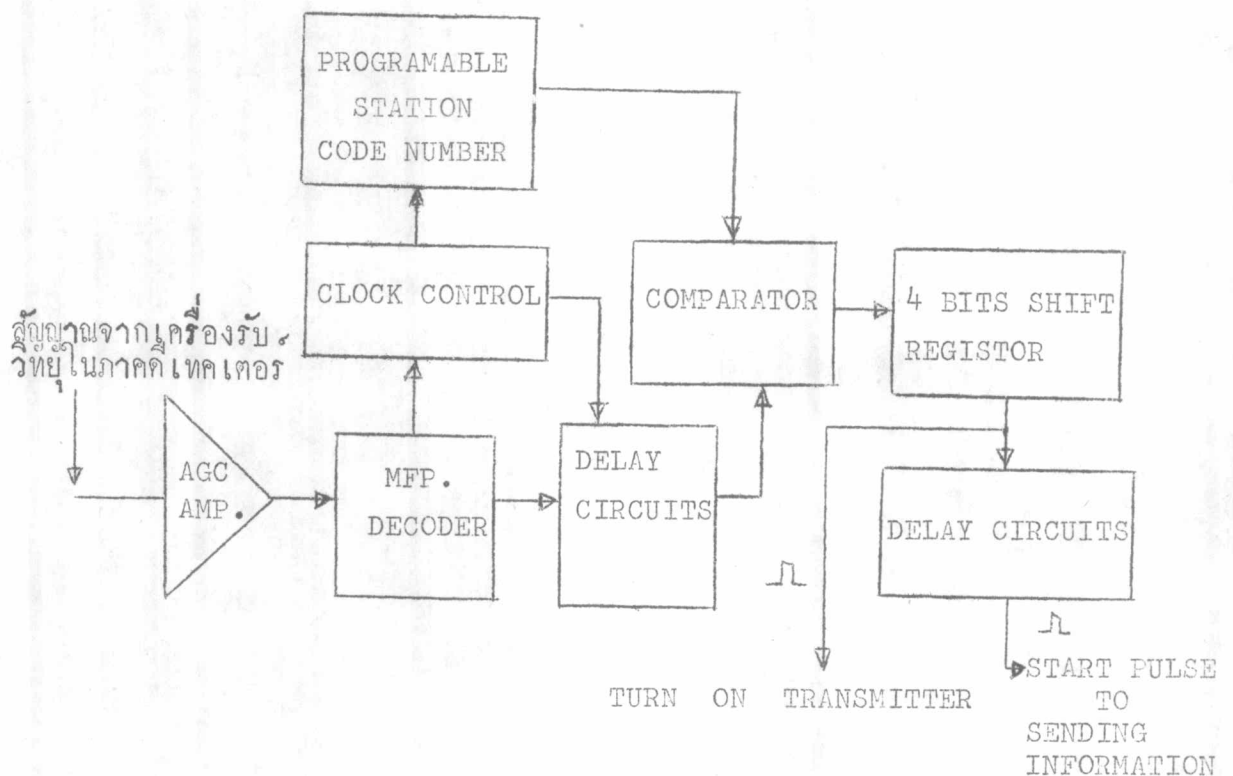
รูปที่ ๓.๒๐ วงจรภาคส่งข้อมูลที่สถานีตรวจวัดปริมาณน้ำฝน



รูปที่ ๓.๒๑ Timing Diagram ของการส่งข้อมูลไปยังสถานีควบคุมที่ศูนย์กลาง

### การออกแบบวงจร Station Code Number Decoder

ที่ภาคเครื่องรับวิทยุของสถานีตรวจวัดปริมาณน้ำฝนนั้น หลังจากที่ทำการดีเทคเตอร์เอาสัญญาณที่เป็นแคเรียร์ออกไปแล้ว สัญญาณที่เอาพุทของวงจรถีเทคเตอร์ของเครื่องรับวิทยุจะอยู่ในรูปของ MFP Signalling สถานีตรวจวัดปริมาณน้ำฝนจะรับเอาสัญญาณที่เป็นเลขหมายประจำเครื่องจากสถานีควบคุมที่ศูนย์กลาง เพื่อนำมาเปรียบเทียบกับเลขหมายของตัวเอง ถ้าหากเป็นเลขหมายตรงกัน ก็จะส่งสัญญาณไปกระตุ้นให้ Clock Control ของวงจร Data Multiplexer ทำงานและทำการส่งขอมูลต่าง ๆ ออกไปให้สถานีควบคุมที่ศูนย์กลางแผนผังของระบบ Station Code Number Decoder แสดงในรูปที่ ๓.๒๒

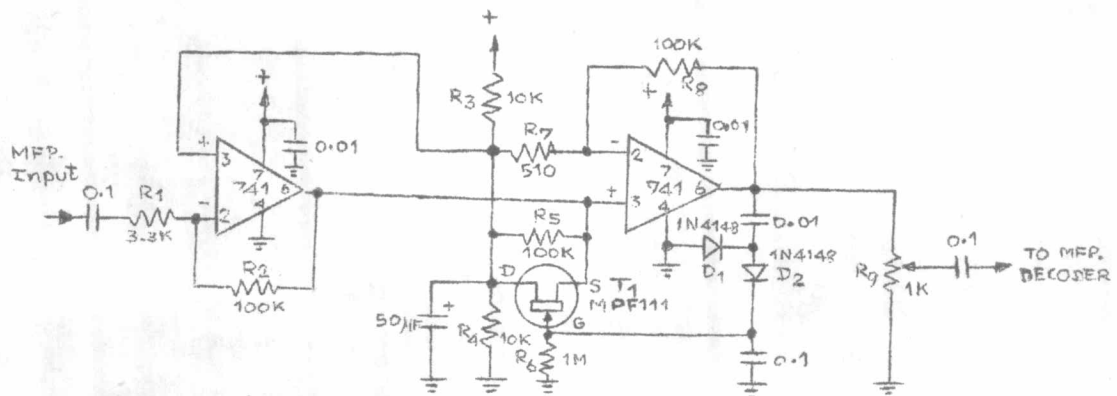


รูปที่ ๓.๒๒ แผนผังของระบบ Station Code Number Decoder

จากแผนผังในรูปที่ ๓.๒๒ จะเห็นว่าสัญญาณ MFP Signalling ที่ออกมาจากภาคคีเทคเตอร์ของเครื่องรับวิทยุ นั้น จะถูกป้อนผ่านวงจรขยาย เพื่อให้มีระดับของสัญญาณที่คงที่ แล้วจึงจะนำไปผ่านวงจร MFP Decoder แปลงสัญญาณกลับออกมาเป็น Digital Code ที่เหมาะสม เพื่อนำไปเปรียบเทียบกับเลขหมายประจำสถานีที่ตั้งไว้ในเครื่องซึ่งอยู่ในรูปของ Digital Code เช่นเดียวกัน การเปรียบเทียบจะกระทำที่ระดับที่เรียงลำดับกันไป โดยการควบคุมของวงจร Clock Control เลขหมายหลักใดที่ตรงกันจะนำไปเก็บไว้ใน Shift Register ไปเรื่อย ๆ จนกว่าจะครบทั้งสี่หลัก แล้วจึงจะผ่านวงจรถ่าย ออกมาเป็นสัญญาณพัลส์ที่จะนำไปกระตุ้นให้วงจรอื่นทำการส่งข้อมูลกลับไปยังสถานีควบคุมที่ศูนย์กลาง

### ก. การออกแบบวงจร AGC Amplifier (๗)

เนื่องจากสถานีตรวจวัดปริมาณน้ำฝนแต่ละแห่งอาจจะอยู่ไกลหรือใกล้จากสถานีควบคุมที่ศูนย์กลางไม่เท่ากัน ดังนั้น จึงอาจทำให้ความแรงของสัญญาณที่รับได้จากเครื่องรับวิทยุที่สถานีตรวจวัดปริมาณน้ำฝนมีค่าแตกต่างกันไปได้ เพื่อให้ขนาดของสัญญาณที่อินพุตของวงจร MFP Decoder มีค่าคงที่ตามที่กำหนด จึงต้องมีวงจรขยายแบบ Automatic Gain Controller ไว้ทางด้านอินพุตด้วย ส่วนประกอบของวงจรขยายดังกล่าวนี้ประกอบด้วย Operational Amplifier จำนวน ๒ ภาค ในภาคแรกเป็นวงจรขยายสัญญาณธรรมดา ส่วนในภาคหลังเป็นวงจรขยายที่มีการควบคุมอัตราการขยายด้วย FET. ลักษณะของวงจรจะเป็นดังรูปที่ ๓.๒๓



รูปที่ ๓.๒๓ วงจรของ AGC Amplifier

Operational Amplifier ทั้งสองตัวใช้ Power Supply ตัวเดียว โดยการใช้วงจร Voltage Divider R<sub>3</sub> และ R<sub>4</sub> และมีจุดต่อระหว่าง R<sub>3</sub> และ R<sub>4</sub> เป็น Common ในภาคแรกเป็นวงจรขยายแบบ Inverting Amplifier ค่า Voltage Gain ของภาคแรกมีค่าเท่ากับ  $-\frac{R_2}{R_1} = -\frac{100K}{3.3K} = -30.3$

ส่วนในภาคที่สองเป็นวงจรขยายแบบ Non-Inverting Amplifier ค่า Voltage Gain ของภาคนี้นี้ขยายได้สูงสุดเท่ากับ  $(1 + \frac{R_8}{R_7}) = 1 + \frac{100K}{510\Omega} = 297$  อัตราการขยายของภาคที่สองจะควบคุมด้วย FET, (T<sub>1</sub>) ซึ่งทำหน้าที่เป็น Voltage Controlled Resistor โดยได้รับแรงไฟไบอัสจากวงจรเรกติไฟร์ (D<sub>1</sub>, D<sub>2</sub>) ทางคานเอาพุทและ R<sub>6</sub> แรงไฟไบอัสนี้จะมากหรือน้อยขึ้นอยู่กับขนาดความแรงของสัญญาณทางเอาพุท การให้แรงไฟไบอัสที่เกทของ T<sub>1</sub> จะทำให้ความต้านทานระหว่าง Drain กับ Source เปลี่ยนแปลงไป เราจึงสามารถควบคุมอัตราการขยายของวงจรได้โดยอัตโนมัติ

ข. การออกแบบวงจร MFP Decoder

สัญญาณที่ได้จากวงจร AGC Amplifier จะมีลักษณะเป็น MFP Signalling เราสามารถจะแปลงสัญญาณ MFP นี้ออกเป็น Digital Pulse ได้โดยใช้วงจร Band Pass Filter กรองเอาความถี่ที่ต้องการออกมาแล้วแปลงให้เป็น Digital Pulse ความถี่ที่ส่งมาทั้งหมดมีจำนวน ๘ ความถี่ ดังนั้น จะต้องมีวงจร Band Pass Filter จำนวน ๘ วงจรเช่นเดียวกัน วงจร Band Pass Filter หรือ Tone Decoder นี้จะเลือกใช้ IC เบอร์ LM 567 ซึ่งเป็น Phase Lock Loop Tone Decoder ความถี่ของย่าน Band Pass ที่กำหนด จะสามารถควบคุมได้ด้วยวงจร R และ C ที่ต่ออยู่ภายนอกในสภาพปกติเมื่อวงจรยังไม่ทำงาน สัญญาณที่เอาพุทจะมีค่าเป็น 1 (High) ต่อเมื่อวงจรทำงานตรงกับความถี่ที่กำหนดไว้ สัญญาณที่เอาพุทจะมีค่าเป็น 0 ทั้งนี้ ลักษณะของวงจร Tone Decoder จะเป็นดังรูปที่ ๓.๒๔ (๕)

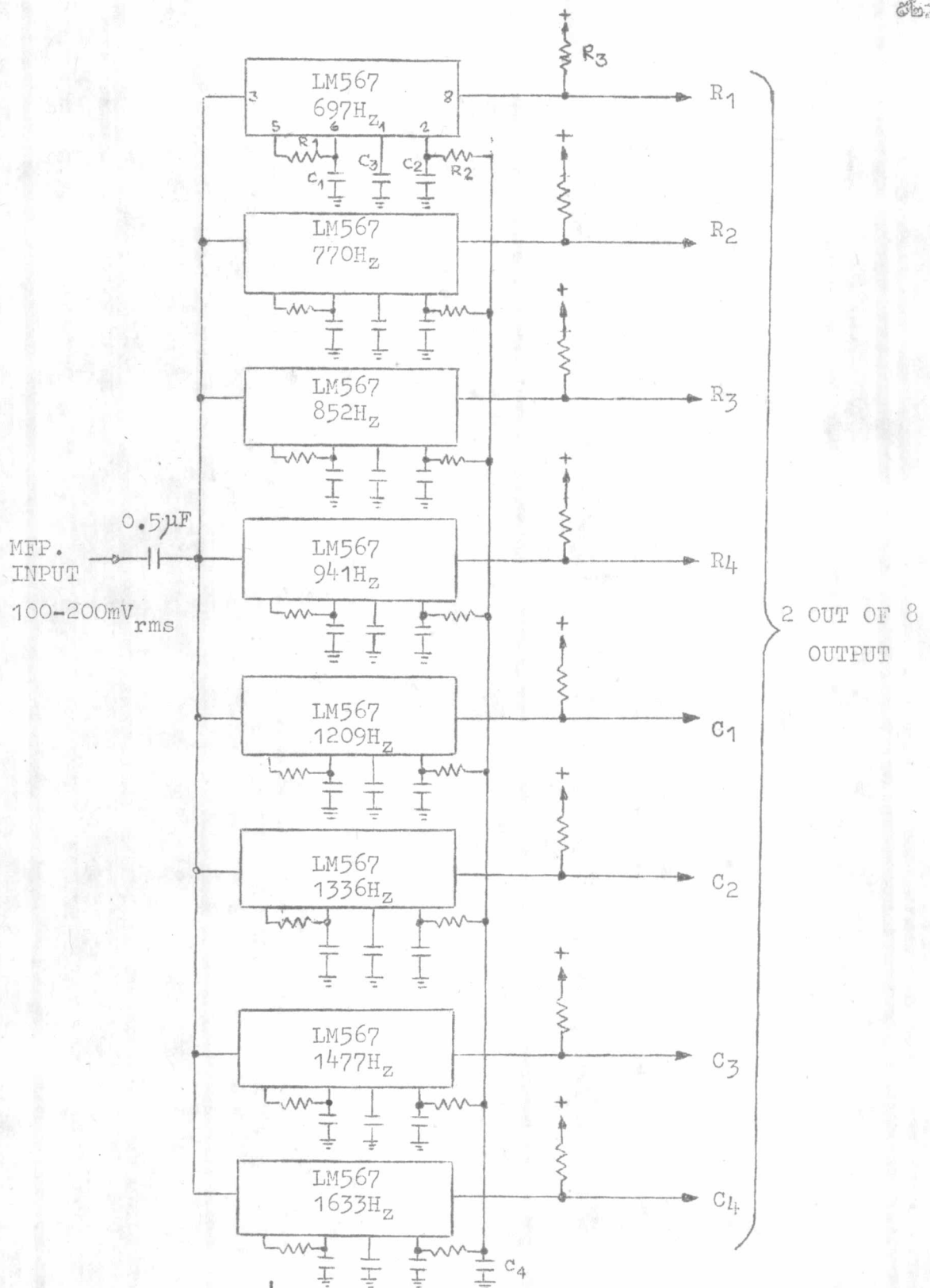


Figure 1. Tone Decoder Circuit

ค่าความถี่ของวงจร Tone Decoder แต่ละวงจรจะสามารถ Decode ออกมาได้นั้น ขึ้นอยู่กับค่าของ  $R_1$  และ  $C_1$  ความถี่ศูนย์กลาง ( $f_o$ ) จะคำนวณได้จากสูตร

$$f_o \approx \frac{1.1}{R_1 C_1} \quad (๕)$$

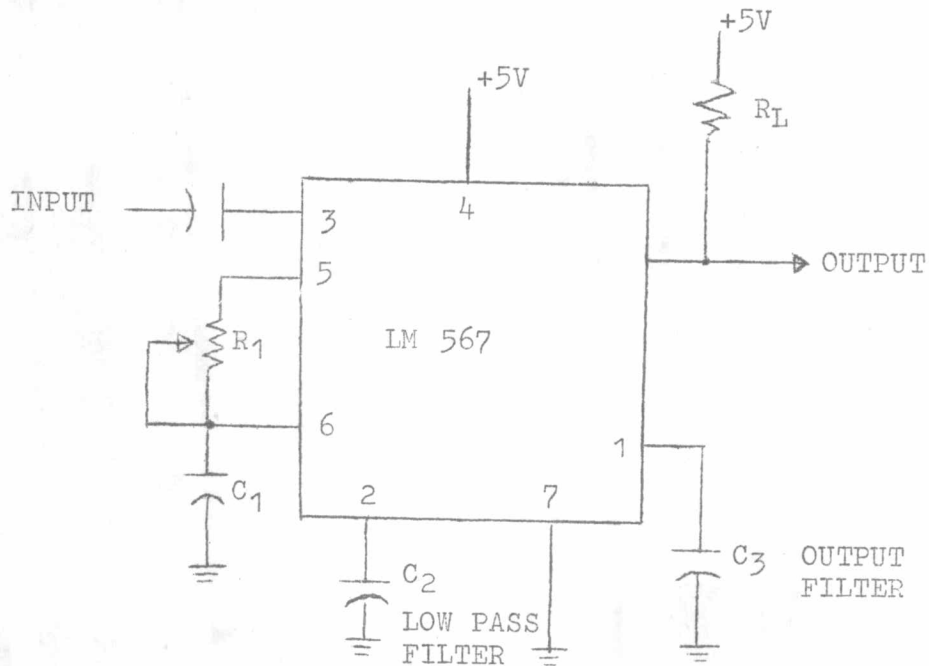
และค่า Band Width ของวงจร Filter จะคำนวณได้จากสูตร

$$BW = 1070 \sqrt{\frac{V_i}{f_o C_1}} \quad (\% \text{ ของ } f_o) \quad (๕)$$

เมื่อกำหนดให้  $V_i$  = Input Voltage (Volts,rms) [ $V_i \leq 200mV$ .]  
 $C_2$  = Low Pass Filter Capacitor ( $\mu F$ )

ตัวอย่างการออกแบบวงจร Tone Decoder (๕)

ในรูปที่ ๓.๒๕ แสดงการต่อ LM 567 เพื่อทำงานเป็นวงจร Tone Decoder ทั่ว ๆ ไป ตัวอย่างนี้จะแสดงการออกแบบวงจร Tone Decoder สำหรับย่านความถี่ของ Low Frequency Group ( $697Hz - 941Hz$ )



รูปที่ ๓.๒๕ การต่อ LM 567 เป็นวงจร Tone Decoder

### การเลือกค่า R<sub>1</sub> และ C<sub>1</sub>

การเลือกค่า R<sub>1</sub> และ C<sub>1</sub> เลือกจากค่าความถี่ศูนย์กลาง และเพื่อให้วงจรมี Temperature Stability ดี ควรเลือกใช้ R<sub>1</sub> มีค่าระหว่าง 2K ถึง 20K (๕)  
ในที่นี้ความถี่ศูนย์กลางมีค่าประมาณเท่ากับ

$$f_0 = \frac{941-697}{2} + 697 = 819 \text{ Hz}$$

$$\text{เลือก } f_0 \cong 800 \text{ Hz}$$

$$\text{เลือกใช้ } R_1 = 10 \text{ K}\Omega$$

$$\begin{aligned} \therefore C_1 &= \frac{1.1}{f_0 R_1} \\ &= \frac{1.1}{800 \times 10 \times 10^3} \end{aligned}$$

$$C_1 = 0.125 \mu\text{F}$$

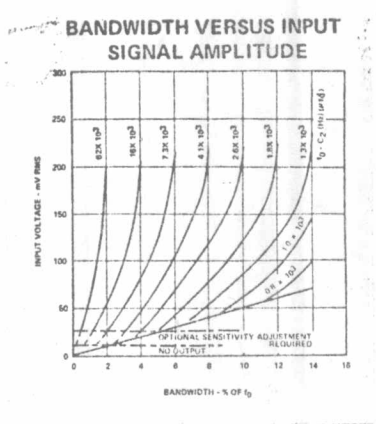
$$\text{เลือกใช้ } C_1 = 0.1 \mu\text{F}$$

เพื่อให้สามารถปรับแต่งความถี่ที่วงจรจะทำการ Lock ได้ตลอดย่านความถี่ที่ต้องการ จึงใช้ R<sub>1</sub> เป็นความต้านทานขนาด 6.8KΩ ต่ออันดับกับความต้านทาน 10KΩ ที่ปรับค่าได้ รวมค่า R<sub>1</sub> ไม่ควรที่จะเกิน 20KΩ

### การเลือกค่า Low Pass Filter Capacitor C<sub>2</sub>

ค่าของ Low Pass Filter Capacitor C<sub>2</sub> เลือกได้จากกราฟของ Band Width กับ Input Signal Amplitude (๕) ดังแสดงในรูปที่ ๓.๒๖ ค่าของ Input Signal จะมีค่าประมาณ 200 mV<sub>rms</sub> ค่า Band Width ของวงจรจะควบคุมโดยผลคูณของ f<sub>0</sub>.C<sub>1</sub>





รูปที่ ๓.๒๖ กราฟแสดงความสัมพันธ์ระหว่าง Band width กับ ขนาดของสัญญาณอินพุต

ค่าความถี่ของ MFP Signal แต่ละความถี่ห่างกันประมาณ 120Hz เลือก ค่า Band Width ของสัญญาณแต่ละความถี่เท่ากับ 100Hz เพื่อให้เหลือย่านความถี่ Guard Band สำหรับแยกแต่ละความถี่ออกจากกัน

จาก  $f_0 = 800 \text{ Hz}$   
 $BW = 100 \text{ Hz}$

$\therefore BW = \frac{100}{800} = 0.125 = 12.5\% \text{ ของ } f_0 (\approx 12\%)$

จากกราฟในรูปที่ ๓.๒๖ (๔) ที่ %BW = 12 จะได้นิผลคูณของ  $f_0 \cdot C_2$  เท่ากับ  $1.8 \times 10^3$

$\therefore C_2 = \frac{1.8 \times 10^3}{800} = 2.25 \mu\text{F}$

เลือกใช้  $C_2 = 2.2 \mu\text{F}$

### การเลือกค่าของ Output Filter Capacitor (C<sub>3</sub>)

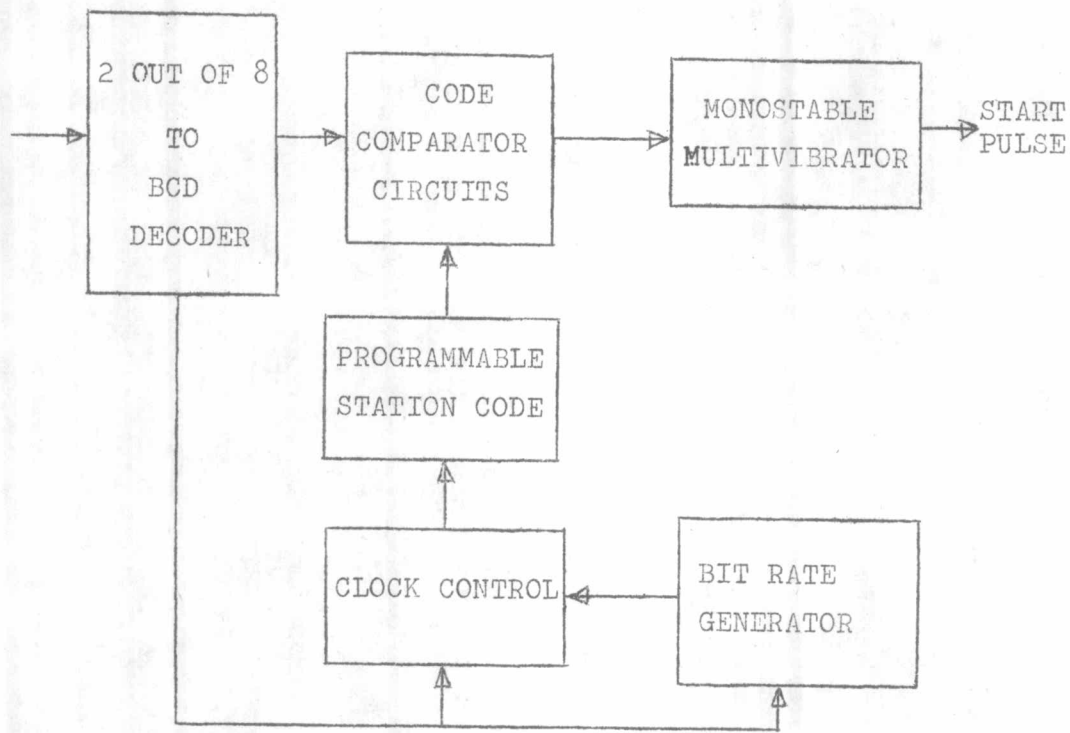
โดยทั่วไปแล้ว ค่าของ Capacitor C<sub>3</sub> มักจะไม่มีผลต่อการทำงานของวงจรมากมายเท่าใดนัก C<sub>3</sub> จะเป็นตัวช่วยเป็นตัวผ่านของความถี่ที่ไม่ต้องการออกไปจากย่านที่กำหนด ถ้าค่า C<sub>3</sub> มีค่าต่ำเกินไป วงจรอาจจะทำงานที่ความถี่ที่ไม่ต้องการได้ และถ้าค่า C<sub>3</sub> มากเกินไป ระยะเวลาของการ Turn-on และ Turn-off ของภาคเอาพุทจะช้าไป (Delayed) จนกว่าแรงไฟที่ตกคร่อม C<sub>3</sub> จะมีค่ามากกว่า Threshold Voltage ของ Phase Lock Loop โดยทั่วไปค่าของ C<sub>3</sub> ไม่ควรจะมีค่าต่ำกว่าสองเท่าของค่า C<sub>2</sub> ในที่นี้เลือกใช้ C<sub>2</sub> = 2.2  $\mu$ F

$$\therefore C_3 \geq 2 \times 2.2 = 4.4 \mu\text{F}$$

$$\therefore \text{เลือกใช้ } C_3 = 4.7 \mu\text{F}$$

### ค. การออกแบบวงจร Programmable Decoder Circuits

สัญญาณที่ได้จากวงจร Tone Decoder จะอยู่ในรูปของ 2 Out of 8 Code ซึ่งโคตคังกล่าวจะต้องนำไปเปรียบเทียบกับโคตที่กำหนดไว้ประจำสถานีตรวจวัดปริมาณน้ำฝนที่ละโคต ถ้าเป็นโคตที่ตรงกัน จึงจะส่งสัญญาณพัลซ์ไปกระตุ้นให้วงจรเก็บข้อมูลทำการส่งข้อมูลกลับไปให้สถานีควบคุมที่ศูนย์กลางได้ โคตที่กำหนดไว้ประจำสถานีตรวจวัดปริมาณน้ำฝนจะอยู่ในรูป BCD Code จำนวน ๔ หลัก ฉะนั้น จึงจำเป็นต้องเปลี่ยนโคตที่รับได้คือ 2 Out of 8 Code ให้เป็น BCD Code เสียก่อนจึงจะนำไปเปรียบเทียบกันได้ การเปรียบเทียบโคตทั้งสองจะควบคุมด้วยสัญญาณพัลซ์เวลา (Clock) ที่มีความถี่เท่ากับ ความถี่ของโคตที่ส่งมาจากสถานีควบคุมที่ศูนย์กลาง เราสามารถเขียนผังคร่าว ๆ ของ Programmable Decoder Circuits ได้ดังรูปที่ ๓.๒๓



รูปที่ ๓.๒๓ แผนผังของวงจร Programmable Decoder

การเปลี่ยนโคตจาก 2 Out of 8 Code ไปเป็น BCD Code ตาม Truth Table ในตารางที่ ๓.๓ นั้น สามารถทำได้โดยใช้วงจร เกทธรรมดา แต่การเปลี่ยนโคตดังกล่าวจาก 8 Variables มาเป็น 4 Variables นั้น จะต้องใช้วงจรเกทจำนวนมาก เป็นการไม่ประหยัด ถ้าเราพิจารณาลักษณะของการเปรียบเทียบโคตทั้งสองใหม่ จะเห็นว่า โคตที่เราตั้งไว้ที่สถานีตรวจวัดปริมาณน้ำฝนนั้น เราอาจใช้ PROM (Programmable Read Only Memory) ได้ การตั้งโคตประจำสถานีดังกล่าวแล้วจึงไม่จำเป็นที่จะต้องจัดให้อยู่ในรูปของ BCD Code ก็ได้ เพื่อให้ง่ายต่อการสร้างวงจรที่สามารถจะนำโคตทั้งสองมาเปรียบเทียบกันได้โดยใช้วงจร เกทน้อยลง สำหรับวิทยานิพนธ์นี้จึงคิดโคตสำหรับใช้งานเฉพาะในการสร้างวงจรมี โดยใช้ชื่อว่า MP-1 Code สำหรับเป็นโคตอ้างอิง ลักษณะการแปลงโคต 2 Out of 8 ไปเป็น MP-1 Code จะเป็นดังตารางที่ ๓.๖

CODE IDENTIFY	2 OUT OF 8 CODE								MP-1 CODE			
	R <sub>1</sub>	R <sub>2</sub>	R <sub>3</sub>	R <sub>4</sub>	C <sub>1</sub>	C <sub>2</sub>	C <sub>3</sub>	C <sub>4</sub>	B <sub>3</sub>	B <sub>2</sub>	B <sub>1</sub>	B <sub>0</sub>
NORMAL	1	1	1	1	1	1	1	1	0	0	1	1
1	0	1	1	1	0	1	1	1	0	0	0	0
2	0	1	1	1	1	0	1	1	0	0	0	1
3	0	1	1	1	1	1	0	1	0	0	1	0
A	0	1	1	1	1	1	1	0	0	0	1	1
4	1	0	1	1	0	1	1	1	0	1	0	0
5	1	0	1	1	1	0	1	1	0	1	0	1
6	1	0	1	1	1	1	0	1	0	1	1	0
B	1	0	1	1	1	1	1	0	0	1	1	1
7	1	1	0	1	0	1	1	1	1	0	0	0
8	1	1	0	1	1	0	1	1	1	0	0	1
9	1	1	0	1	1	1	0	1	1	0	1	0
C	1	1	0	1	1	1	1	0	1	0	1	1
*	1	1	1	0	0	1	1	1	1	1	0	0
0	1	1	1	0	1	0	1	1	1	1	0	1
#	1	1	1	0	1	1	0	1	1	1	1	0
D	1	1	1	0	1	1	1	0	1	1	1	1

ตารางที่ ๓.๖ การแปลงโค้ดจาก 2 Out of 8 ไปเป็น MP-1 Code

จากตารางที่ ๓.๖ นำมาเขียนใหม่ในรูป Binary Code กับ MP-1 Code  
จะได้ดังตารางที่ ๓.๗

2 OUT OF 8 CODE				MP-1 CODE			
C <sub>1</sub> R <sub>1</sub>	C <sub>2</sub> R <sub>2</sub>	C <sub>3</sub> R <sub>3</sub>	C <sub>4</sub> R <sub>4</sub>	B <sub>3</sub>	B <sub>2</sub>	B <sub>1</sub>	B <sub>0</sub>
0	0	0	0	0	0	1	1 (NORMAL)
0	0	0	1	0	0	1	1
0	0	1	0	0	0	1	1
0	0	1	1	0	0	1	1
0	1	0	0	0	0	1	1
0	1	0	1	0	0	1	1
0	1	1	0	0	0	1	1
0	1	1	1	0	0	0	0
1	0	0	0	0	0	1	1
1	0	0	1	0	0	1	1
1	0	1	0	0	0	1	1
1	0	1	1	0	1	0	1
1	1	0	0	0	0	1	1
1	1	0	1	1	0	1	0
1	1	1	0	1	1	1	1
1	1	1	1	0	0	1	1

ตารางที่ ๓.๗ Truth Table ของ 2 Out of 8 Code กับ MP-1 Code

จากตารางที่ ๓.๗ จะได้

$$B_3 = R_1 R_2 \bar{R}_3 R_4 + R_1 R_2 R_3 \bar{R}_4$$

$$B_3 = R_1 R_2 (\bar{R}_3 R_4 + R_3 \bar{R}_4)$$

$$B_3 = R_1 R_2 (R_3 \oplus R_4)$$

$$\begin{aligned}
 B_2 &= R_1 \bar{R}_2 R_3 R_4 + R_1 R_2 R_3 \bar{R}_4 \\
 &= R_1 R_3 (\bar{R}_2 R_4 + R_2 \bar{R}_4) \\
 &= R_1 R_3 (R_2 \oplus R_4)
 \end{aligned}$$

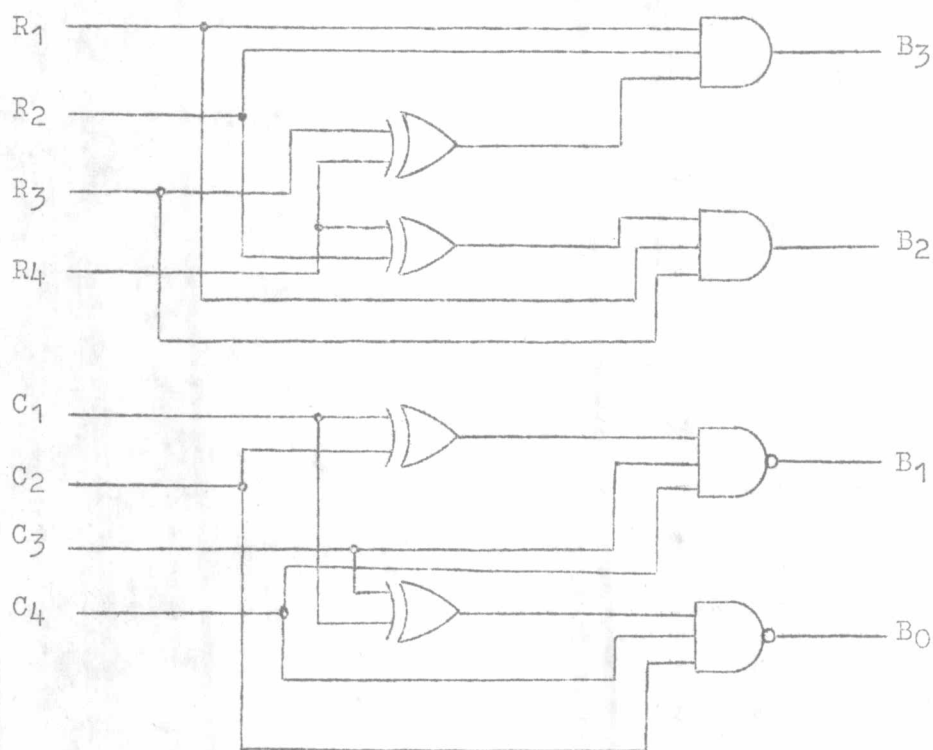
B <sub>1</sub>	C <sub>1</sub> C <sub>2</sub>	C <sub>3</sub> C <sub>4</sub>			
		00	01	11	10
00	00	1	1	1	1
	01	1	1	1	0
	11	1	0	1	1
	10	1	1	1	1

$$\begin{aligned}
 B_1 &= \overline{\bar{C}_1 C_2 C_3 C_4 + C_1 \bar{C}_2 C_3 C_4} \\
 &= \overline{C_3 C_4 (\bar{C}_1 C_2 + C_1 \bar{C}_2)} \\
 &= C_3 C_4 (C_1 \oplus C_2)
 \end{aligned}$$

B <sub>0</sub>	C <sub>1</sub> C <sub>2</sub>	C <sub>3</sub> C <sub>4</sub>			
		00	01	11	10
00	00	1	1	1	1
	01	1	1	0	1
	11	1	0	1	1
	10	1	1	1	1

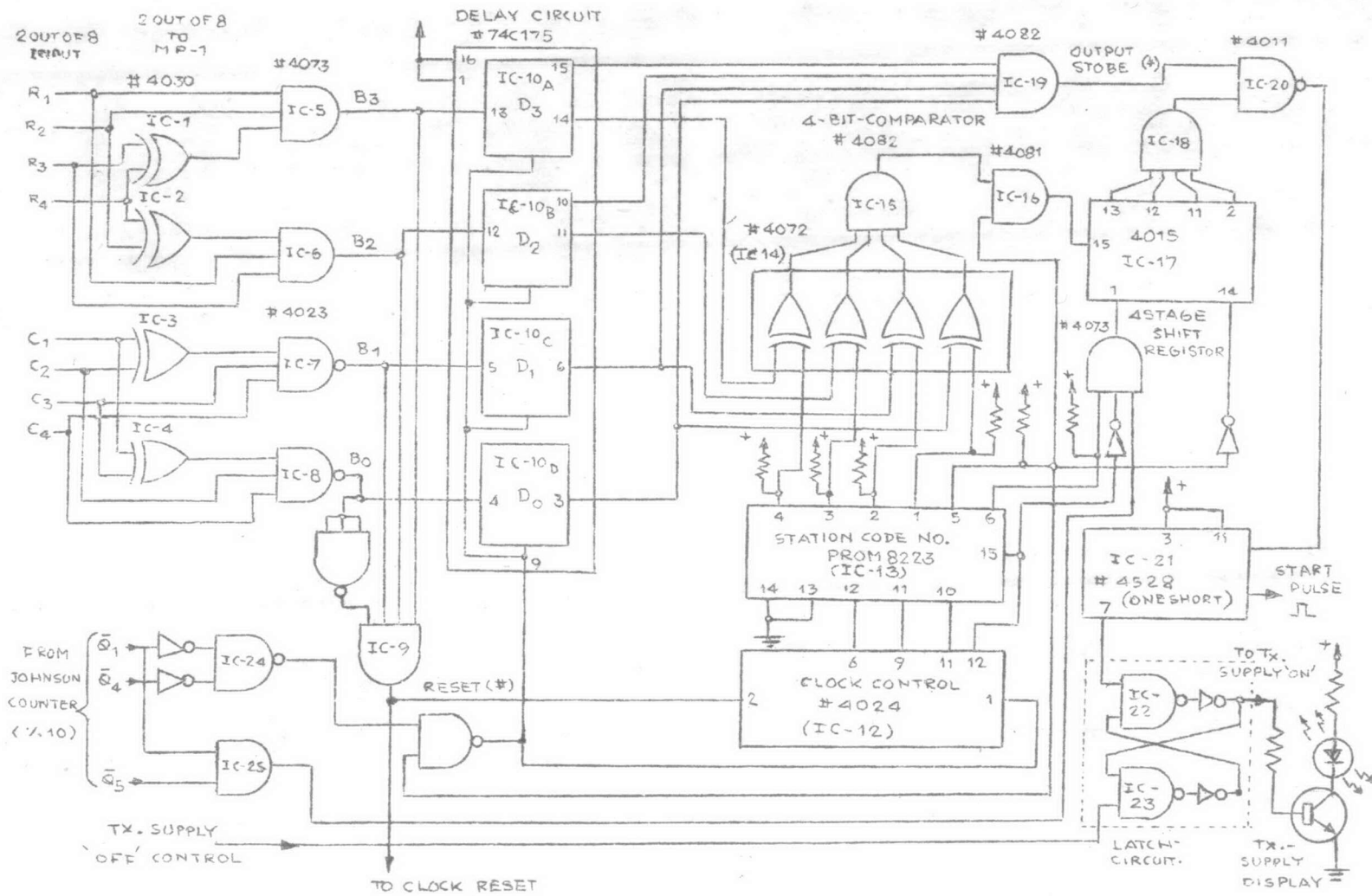
$$\begin{aligned}
 B_0 &= \overline{\bar{C}_1 C_2 C_3 C_4 + C_1 C_2 \bar{C}_3 C_4} \\
 &= \overline{C_2 C_4 (\bar{C}_1 C_3 + C_1 \bar{C}_3)} \\
 &= C_2 C_4 (C_1 \oplus C_3)
 \end{aligned}$$

จากการ Simplified ดังกล่าวข้างต้น สามารถนำไป Implement วงจร ได้ดังรูปที่ ๓.๒๘



รูปที่ ๓.๒๘ 2 Out of 8 To MP-1 Code

สัญญาณที่ส่งมาจากสถานีควบคุมที่ศูนย์กลางจะมีลักษณะเป็นโศคจำนวน ๖ หลักคือ เครื่องหมาย (#) ซึ่งใช้เป็นสัญญาณเตือนให้เครื่องรับเริ่มทำการรับหมายเลขประจำสถานี อีก ๔ หลัก เครื่องหมาย (#) จะ Decoded ออกมาเป็นพัลส์สำหรับรีเซ็ตให้วงจรพัลส์ เวลาเริ่มทำงาน และรับหมายเลขประจำสถานีมาทำการเปรียบเทียบต่อไป เมื่อหมดเลขหมายประจำสถานีที่ส่งมาแล้ว สถานีควบคุมจะส่งเครื่องหมาย (\*) มาเพื่อใช้เป็น Output Strobe ให้สถานีรับทราบว่าหมดเลขหมายที่จะทำการส่งมาแล้ว ให้เครื่องรับที่มีเลขหมายประจำสถานีที่ตรงกันส่งข้อมูลกลับมายังสถานีควบคุมที่ศูนย์กลางได้ ลักษณะของวงจร Programmable Decoder Circuits จะเป็นดังรูปที่ ๓.๒๘



117 0.00 1111 Programmable Station Number Decoder Circuit.



จากวงจรในรูปที่ ๓.๒๘ IC-1 ถึง IC-8 เป็นวงจรที่จะเปลี่ยนโคตจาก 2 Out of 8 มาเป็น MP-1 Code จำนวน 4 Bit สัญญาณที่รับมาตัวแรกคือเครื่องหมาย (#) จะถูก Decode ภายใต IC-9 เป็นพัลส์สำหรับ Reset วงจรกำเนิดสัญญาณพัลส์เวลา (Clock Pulse Generator) ในวงจร Bit Rate Generator และวงจร Clock Control (IC-12) ภาย สำหรับข้อมูลตัวต่อไปจะถูกนำมาเก็บรอไว้ที่ D-Flip-Flop (IC-10) เพื่อรอการเปรียบเทียบกับโคตเลขหมายประจำสถานีที่ตั้งไว้ใน PROM 8223 (IC-13) โคตเลขหมายประจำสถานีจะป้อนออกมาโดยการควบคุมของวงจร Clock Control (IC-12) ภายสัญญาณพัลส์เวลาที่นำมาจากวงจร Bit Rate Generator ผ่านเกต IC-24-25-26 โคตเลขหมายประจำสถานีที่รออยู่ใน D-Flip-Flop ทั้งสี่ตัว จะนำไปเปรียบเทียบกับโคตเลขหมายประจำสถานีที่ออกมาจาก PROM (IC-13) ในวงจร Comparator ซึ่งประกอบด้วย IC-14 และ IC-15 ถ้าเป็นเลขหมายเดียวกัน จะมีสัญญาณพัลส์ ๑ ลูกไปเก็บ (Store) ไว้ใน 4 Stage Shift Register วงจร Comparator จะเปรียบเทียบเลขหมายประจำสถานีทีละตัวจนกระทั่งครบทั้ง ๔ ตัวแล้ว วงจร 4 Bit Shift Register จะเต็มพอดี และส่งสัญญาณพัลส์ผ่าน IC-18 ออกไปรอสัญญาณ Output Strobe (\*) ที่จะ Decoder ภาย IC-19 เมื่อรับสัญญาณครบตามที่กำหนดแล้วจึงจะส่งสัญญาณพัลส์ไปกระตุ้นให้วงจร Delay (IC-21) ทำงาน โดยที่วงจร Delay จะส่งพัลส์อันหนึ่งไปกระตุ้นให้วงจร Latch (IC-22, IC-23) เพื่อ ON Power Supply ของเครื่องส่งวิทยุ (สัญญาณนี้จะนำไปเป็นสัญญาณกด Key ของเครื่องส่งให้อยู่ในสภาพที่จะส่งสัญญาณ) หลังจากให้วงจร Delay (IC-21) รอเวลาที่เครื่องส่งวิทยุเตรียมการอยู่ชั่วขณะหนึ่งแล้ว วงจร Delay ดังกล่าวจึงจะส่งสัญญาณ Start Pulse ออกไปกระตุ้นให้วงจร Data Multiplexer ให้ทำการเริ่มส่งข้อมูลต่าง ๆ จากสถานีตรวจวัดปริมาณน้ำฝนกลับไปยังสถานีควบคุมที่ศูนย์กลางได้ และเมื่อการส่งข้อมูลดังกล่าวสิ้นสุดลง วงจร Data Multiplexer จะส่งสัญญาณพัลส์อีกลูกหนึ่งมาป้อนให้กับวงจร Latch เพื่อกระตุ้นให้เครื่องส่งวิทยุหยุดทำการส่งและเปลี่ยนสภาพมาเป็นเครื่องรับวิทยุ เพื่อรอรับสัญญาณจากสถานีควบคุมที่ศูนย์กลางต่อไป

อนึ่ง เนื่องจากการวิจัยนี้ไม่ได้สร้างเครื่องรับ-ส่งวิทยุ เพื่อใช้ในการทดลอง เนื่องจาก

กฎหมายบังคับการปิด-เปิดของเครื่องรับ-ส่งวิทยุ จึงใช้ Display Lamp (TR-1) เพื่อสังเกตการทำงานของวงจรเท่านั้น

การตั้งโปรแกรมของเลขหมายประจำสถานีตรวจวัดปริมาณน้ำฝน จะตั้งไว้โดยการใช้ Automatic PROM Program. ตามตำแหน่ง Address และโค้ด MP-1 ดังแสดงในตารางที่ ๓.๘ เป็นการตั้งโปรแกรมเลขหมายประจำสถานีหมายเลข 2131

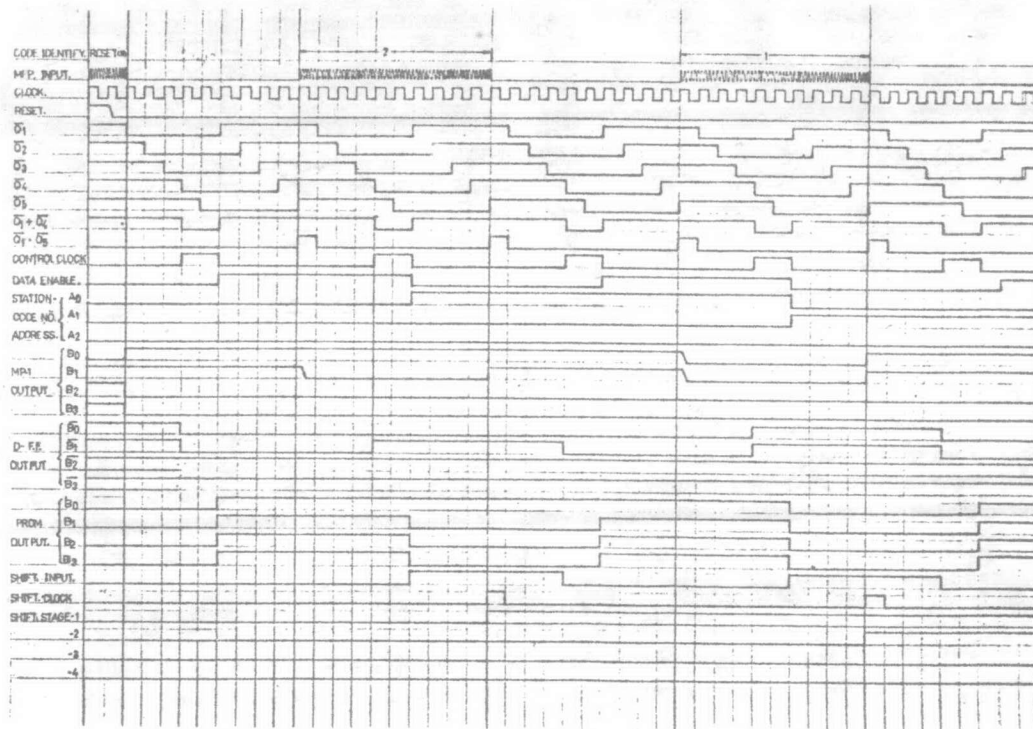
CODE IDENTIFY	ADDRESS CODE				STATION NUMBER (MP-1 CODE)					
	A <sub>3</sub>	A <sub>2</sub>	A <sub>1</sub>	A <sub>0</sub>	B <sub>5</sub>	B <sub>4</sub>	B <sub>3</sub>	B <sub>2</sub>	B <sub>1</sub>	B <sub>0</sub>
	0	0	0	0	1	1	0	0	0	0
2	0	0	0	1	1	1	0	0	0	1
1	0	0	1	0	1	1	0	0	0	0
3	0	0	1	1	1	1	0	0	1	0
1	0	1	0	0	1	1	0	0	0	0
X	0	1	0	1	0	1	0	0	0	0

ตารางที่ ๓.๘ Station Code Number Program.

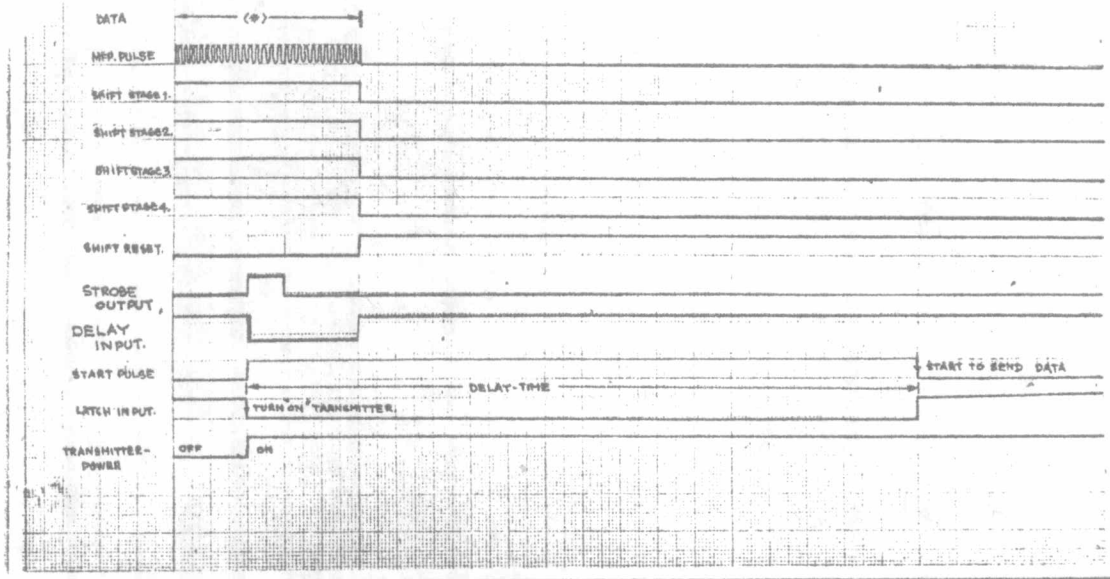
รูปที่ ๓.๓๐ เป็น Timing Diagram ของวงจร Station Number Decoder แสดงการรับข้อมูลเลขหมาย 2131 จากสถานีควบคุมที่ศูนย์กลางตั้งแตการ Reset ถึงการใส่ข้อมูลเข้าไปใน Shift Register ของเลขหมาย 2 และ 1 ส่วนเลขหมายอื่นในตำแหน่งต่อมาก็มี Timing Diagram เป็นไปในทำนองเดียวกัน และในรูปที่ ๓.๓๑ เป็น Timing Diagram ที่แสดงการรับเลขหมายครบถูกต้องทั้งสี่หลักเรียบร้อยแล้ว การรับสัญญาณ Output Strobe จนถึงลำดับการส่งสัญญาณพัลส์ไปกระตุ้นให้เครื่องส่งวิทยุทำงานและสัญญาณพัลส์ไปกระตุ้นให้วงจร Data Multiplexer ให้เริ่มส่งข้อมูลกลับไปยังสถานีควบคุมที่ศูนย์กลางต่อไป

จากการทดสอบการทำงานของวงจร Programmable Station Code Detector พบว่าการรับสัญญาณพัลส์จากวงจร 4 Bit Comparator ของวงจร 4 Stage Shift Register นั้น มีการรบกวนเนื่องจากการเปลี่ยนสถานะของ PROM ทำให้การรับสัญญาณตัวเลขบางตัวมีสัญญาณพัลส์มากกว่า ๑ พัลส์ป้อนให้กับ Shift Register จึงทำให้เกิดความคลาดเคลื่อนในการเปรียบเทียบหมายเลขประจำสถานี สาเหตุเนื่องมาจาก Shift Register ที่นำมาใช้มีความไวเกินไป จึงคัดแปลงวงจรมาใช้เป็นวงจร Counter แทน โดยที่วงจร Counter จะนับจำนวนพัลส์ที่เกิดขึ้นในช่วงเฉพาะเวลาที่มีการเปรียบเทียบ (Compare) และ PROM ถูก Enable ไว้เท่านั้น จำนวนพัลส์ที่ได้จะมีเพียง ๔ พัลส์เท่านั้น (หมายเลขประจำสถานีมี ๔ หลัก) เมื่อนับจำนวนพัลส์ไว้ได้ ๔ พัลส์แล้ว จึงจะถูกตีให้คควย Gate ที่ให้สัญญาณ Start Pulse ไปกระตุ้นให้วงจรอื่นทำงานต่อไป จากการทดสอบโดยการใช้วงจร Counter แทน Shift Register ดังกล่าวปรากฏว่าการทำงานเป็นไปอย่างถูกต้องตามที่ต้องการ

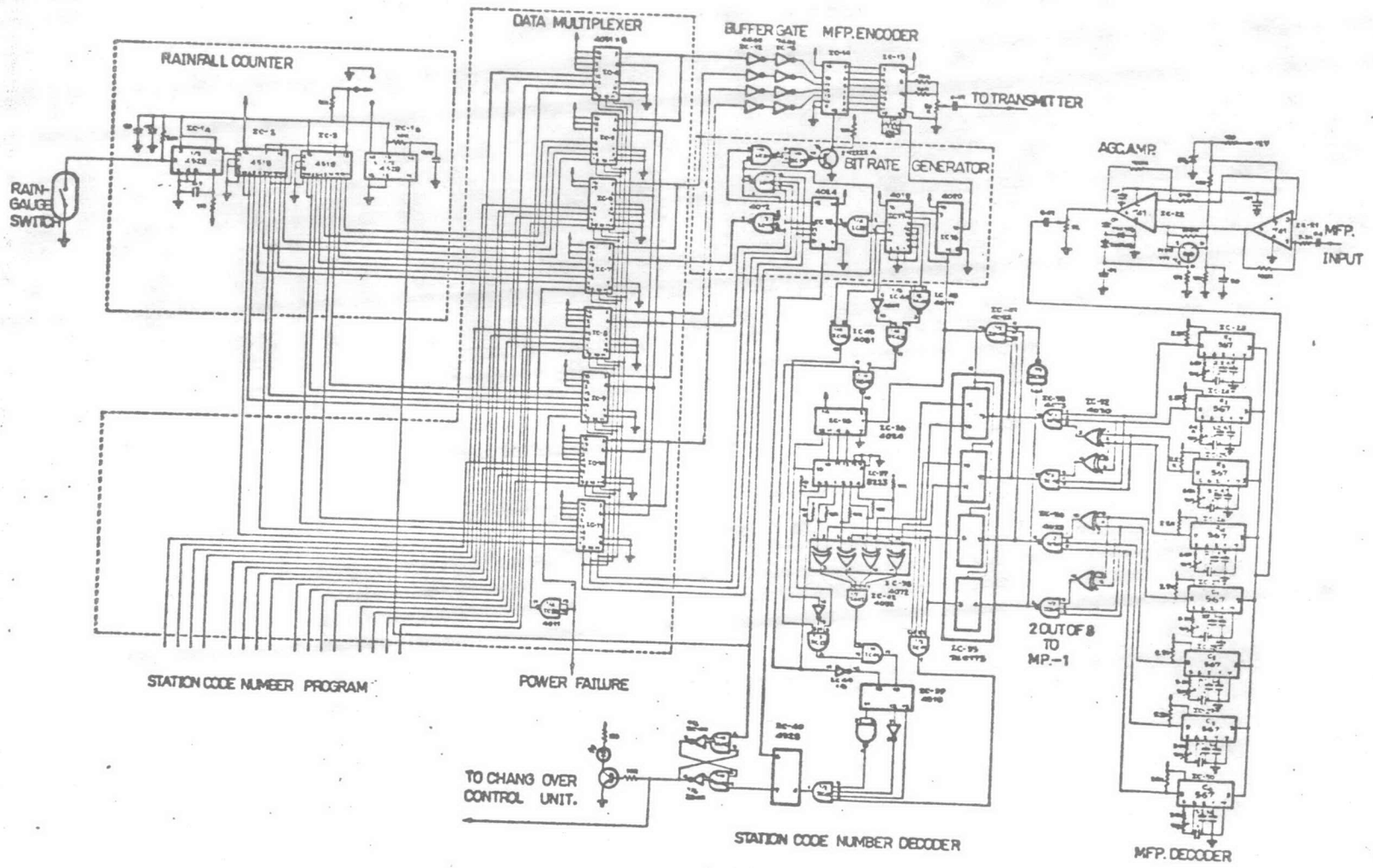
รูปที่ ๓.๓๒ เป็นวงจรรวมของเครื่องที่สถานีตรวจวัดปริมาณน้ำฝนทั้งหมดโดยสมบูรณ์



၂၅၇ ၈.၈၀ Timing Diagram ၇၇၃ Station Code Number Decoder.



รูปที่ ๓.๓๑ Timing Diagram ของการรับสัญญาณ Output Stage และการกำเนิดสัญญาณ Start Pulse



รูปที่ ๓.๓๒ วงจรของเครื่องวัดปริมาณน้ำฝนทางโทรมาตรที่สถานีตรวจวัดปริมาณน้ำฝน