

รายการอ้างอิง

- [1] Avizienis, A. Signed-Digit Number Representations for Fast Parallel Arithmetic. IRE Transaction on Electronic Computers 10 (1961): 389-400.
- [2] Ercegovac, M., and Lang, T. On-the-Fly Conversion of Redundant into Conventional Representation. IEEE Transactions on Computers C-36 7 (1987): 895-897.
- [3] Kornerup, P. Digit-Set Conversion: Generalization and Application. IEEE Transactions on Computers 43 (1994): 622-629.
- [4] Surarerks, A. Digit Set Conversion by On-Line Finite Automata. Bull. Belg. Math. Society 8 (2001): 337-358.
- [5] Kettani, H. A Functional Conversion from Decimal to Base b Numbers. Proceedings of the 3rd Hawaii International Conference on Statistics, Mathematics and Related Fields (2004): 426-428.
- [6] Kettani, H. On the Conversion Between Number System. Proceedings of the 2004 International Conference on Algorithmic Mathematics and Computer Science (AMCS'04) (2004): 317-320.
- [7] Hwang, K. Computer Arithmetic Principles Architecture and Design. New York: Wiley, 1979.
- [8] Yen, S., Laih, C., Chen, C., and Lee, J. An Efficient Redundant-Binary Number to Binary Number Converter. IEEE Journal of Solid-State Circuits 27 (1992): 109-112.
- [9] Herrfeld, A., and Hentschke, S. Conversion of Redundant Binary into Two's Complement Representations. IEEE Electronics Letters 31 (1995): 1132-1133.
- [10] Choo, I., and Deshmukh, R. G. A Novel Conversion Scheme from a Redundant Binary Number to 2's Complement Binary Number for Parallel Architectures. Proceedings. IEEE (2001): 196-201.
- [11] Wang, G., and Tull, M. P. A New Redundant Binary Number to two's complement Number Converter. Region 5 Conference: Annual Technical and Leadership Workshop (2004): 141-143.

- [12] Parhami, B. Computer Arithmetic Algorithm and Hardware Design. New York: Oxford University Press, 1999.

ประวัติผู้เขียนวิทยานิพนธ์

นายวีรสิทธิ์ เจริญศิริ เกิดเมื่อวันที่ 30 เมษายน พ.ศ. 2524 สำเร็จการศึกษาระดับประถมศึกษาจากโรงเรียนไผทอุดมศึกษา สำเร็จการศึกษาระดับมัธยมต้นและระดับมัธยมปลายจากโรงเรียนราชวินิต มัชฌิม สำเร็จการศึกษาระดับปริญญาบัณฑิต ในสาขาวิทยาการคอมพิวเตอร์ ประยุกต์ คณะวิทยาศาสตร์ประยุกต์ สถาบันเทคโนโลยีพระจอมเกล้าพระนครเหนือในปีการศึกษา 2545

